

Weder Sidecar noch DRM mit SMBIOS iMac 20,2 I9 10850k und Gigabyte Vision G Big Sur

Beitrag von „Blackninja_1985“ vom 23. Januar 2021, 20:37

Hallo zusammen,

ich habe mir gerade einen neuen Hacke zusammen gebaut und mich dabei für die EFI an verschiedenen anderen Systemen aus dem Forum hier orientiert.

Ich habe aber das Problem das ich weder DRM noch Sidecar nicht zum Laufen bekomme.

Ich habe das Gefühl also ob die eingetragenen AAPL ig-platform-id nicht richtig übernommen wird.

Ich habe schon folgende ausprobiert: 0300C89B sowie 0300923E und 07009B3E

~~neben der IGPU ist noch eine Vega 64 im System verbaut. und die IGPU soll headless laufen.~~

Den Fehler konnte ich beheben: Im Bios war die IGPU auf auto statt auf nable gestellt.

Hat noch jemand eine Idee das zumindest das eine oder andere funktioniert? Also entweder DRM oder Sidecar?

Anbei noch meine EFI

und Dank vorab.

Beitrag von „Nightflyer“ vom 23. Januar 2021, 21:09

DRM funktioniert nur mit deaktivierter IGPU, dann geht Sidecar nicht und umgekehrt

Also entweder Sidecar oder DRM

Beitrag von „Blackninja_1985“ vom 23. Januar 2021, 21:13

[Nightflyer](#)

Das ist immer noch?

LG

Beitrag von „Nightflyer“ vom 23. Januar 2021, 21:15

Wüsste nicht dass es sich geändert hat

Beitrag von „Blackninja_1985“ vom 23. Januar 2021, 21:16

Gilt das denn auch für die TV app?

auf meinem alten System ging die immer noch 😊

Beitrag von „Nightflyer“ vom 23. Januar 2021, 21:19

Die TV App hab ich nie benutzt

Beitrag von „Blackninja_1985“ vom 23. Januar 2021, 21:43

Ggf sonst noch jemand?

Beitrag von „5T33Z0“ vom 23. Januar 2021, 22:50

[Blackninja_1985](#) Komische SSDTs hast Du da drin teilweise. Wo stammen die her? Haste die einfach 1:1 aus dem Vision D Build von Schmockloard übernommen?

In BASIS-SSDT (zum Glück deaktiviert) stehen Sachen drin, die teilweise unnötig sind oder von anderen SSDTs übernommen werden. PMCR ist für Z390. DTGP braucht man nur, wenn man gepatchte DSDTs verwendet, wenn ich es richtig verstanden habe:

Zitat

DTGP method must be present at the DSDT in order to inject custom parameters to some devices. Without this method the modified DSDTs would not work well.

But in Dortania they prefer independent SSDTs, each for a specific function. And all these SSDTs already have the DTGP method incorporated. For this reason, it is currently not necessary to use SSDT-DTGP and information about it is not easily found.

https://www.reddit.com/r/hacki...e_knows_what_ssdtgtp_is/

Von daher überflüssig in OpenCore.

Und Disable CNVW (Kommentar in Config: "Disables the CNVi Slot where the onboard m.2 Intel Wifi 6 card sits") ist auch überflüssig, da das Board gar kein on-board WLAN hat.

Kannst ja mal meine EFI angucken:

[Z490 Vision G](#)

DRM funktioniert. Allerdings nutze ich weder eine AMD GPU noch Sidecar, von daher kann ich dazu nichts sagen, außer das, was meine Vorredner bereits angemerkt haben: entweder DRM mit iMacPro1,1 oder Sidecar mit iMac20,2.

Beitrag von „pebbly“ vom 24. Januar 2021, 09:07

Bei mir geht am iMac Pro DRM und damit auch AppleTV+

Beitrag von „macdream“ vom 24. Januar 2021, 16:26

Ja sicher, bei mir auch. Aber kein Sidecar... dazu brauchst du iMac19,1 aber dann leider kein DRM mehr 🙄

Beitrag von „Blackninja_1985“ vom 24. Januar 2021, 19:36

Erstmal vielen Dank für die Antworten. Die Basis-SSDT stammt von einem anderen Board. Daher auch deaktiviert. Entferne ich aber direkt hast recht. Die CNVi Sache ist mir durch gegangen. Auch hier vielen Dank für den Hinweis 5T33Z0 Ich schaue mir deine EFI gleich mal an

Beitrag von „Blackninja_1985“ vom 26. Januar 2021, 15:00

5T33Z0 ich habe mir deine config angesehen und glaube alles verbessert an meiner Config. Auch das Intel power gadget läuft gut. Vielen Dank dafür.

Btw.: hast du für unsere Combi Vision G mit 10850k einen overclocking Guide gefunden? Bzw kannst du mir sagen was ich da ändern muss um ein bisschen mehr Leistung zu bekommen?

Beitrag von „5T33Z0“ vom 26. Januar 2021, 16:28

[Blackninja_1985](#) Hab mich nicht mit Overclocking beschäftigt. Sind mir zu viele Parameter an denen man da drehen kann. Musst Du selbst recherchieren.

Beitrag von „Blackninja_1985“ vom 26. Januar 2021, 20:46

Alles klar. Trotzdem vielen Dank für alles bisher

Beitrag von „Bob-Schmu“ vom 26. Januar 2021, 20:56

[Blackninja_1985](#) den 10850K brauchst du nicht zu übertakten die 100MHz die du mehr raus bekommst, fressen ordentlich Leistung und bringen keine Punkte.

Was hast du für eine Kühlung?

Beitrag von „Blackninja_1985“ vom 27. Januar 2021, 14:05

[Bob-Schmu](#) gekühlt wir mit Wasser 😊 360 Radiator von Alphacool mit entsprechendem Zubehör. Also keine AIO

Ich denke es sollte schon was bringen wenn man den Boots auf alle Kerne ausweiten kann...oder?

Beitrag von „Bob-Schmu“ vom 27. Januar 2021, 14:40

Nimm doch einfach mal das PL2 raus und mach ein Prime95 test, automatisch bosten die ganzen Kerne auf 5.0GHz.

Für Dauerbelastung den Multiplikator auf 50 Stellen und die Volt zahl anpassen, mehr brauchst du eigentlich nicht.

<https://www.youtube.com/watch?v=k4-ZY4y87Q4>

Um auf 5.2GHz zu kommen wenn es deine CPU hergibt, musst du schon 1.4V anlegen um einen stabilen Takt zu bekommen, den Mehrverbrauch ist für die 5% mehr Gewinn nicht in Relation zu setzen.

<https://www.techpowerup.com/re...el-core-i9-10850k/20.html>

Beitrag von „Blackninja_1985“ vom 2. Februar 2021, 10:10

5T33Z0 funktioniert bei dir Power Nap?

Bei mir habe ich den Punkt unter Energie sparen nicht verfügbar

LG

Beitrag von „5T33Z0“ vom 2. Februar 2021, 10:42

Nope. Aber da es ich den Rechner als Wrkstation nutze und es kein Notebook ist, benötige ich AppNap auch nicht. Die einen sagen, ErP aktivieren hilft, die anderen sagen, SSDT-PLUG muss vorhanden sein. Habe Platform Power Management aktiviert und deaktiviert, ebenso ErP – keine Änderung. Von daher werde ich mich auch nicht weiter damit beschäftigen, ob und wie man es fixt.

Beitrag von „Blackninja_1985“ vom 2. Februar 2021, 10:58

Muss denn X86PlatformShim vorhanden sein? Wenn ich das in [IORegistryExplorer](#) checke wird es nicht angezeigt wie hier beschrieben: <https://dortania.github.io/Ope...nabling-x86platformplugin>

oder wird das durch die CPU Friend ersetzt?

Beitrag von „Blackninja_1985“ vom 18. Februar 2021, 13:31

5T33Z0 Vielen Dank erstmal für den bisherigen Support.

Ich habe heute mal mein OC aktualisiert und dabei deine Config als Leitfaden benutzt.

Mir ist aufgefallen das nach dem Update der PowerBereich/Energiesparen eher nach Notebook aussieht oder? Oder habe ich was falsch gemacht?

LG

| Name | Wert |
|----------------------|--------------------|
| Sleep | On |
| disksleep | 10 |
| displaysleep | 15 |
| hibernatefile | /var/vm/sleepimage |
| hibernatemode | 0 |
| highstandbythreshold | 50 |
| networkoversleep | 0 |
| powernap | 1 |
| proximitywake | 1 |
| sleep | 0 |
| standby | 1 |
| standbydelayhigh | 86400 |
| standbydelaylow | 86400 |
| tcpkeepalive | 1 |
| ttysleepawake | 1 |
| womp | 1 |

Beitrag von „5T33Z0“ vom 18. Februar 2021, 15:03

[Zitat von Blackninja_1985](#)

Muss denn X86PlatformShim vorhanden sein? Wenn ich das in [IORegistryExplorer](#) checke wird es nicht angezeigt wie hier beschrieben: <https://dortania.github.io/Ope...nabling-x86platformplugin>

oder wird das durch die CPU Friend ersetzt?

Beim i9-10th-Gen wird die CPU als PR00 gelistet, nicht als CP00.

Wenn Du ins Terminal `sysctl machdep.xcpm.mode` eingibst, so wird als Ergebnis entweder "1" oder "0" ausgegeben. Bei mir steht 1, also 86PlatformPlugin ist aktiv dank SSDT-PLUG.aml.

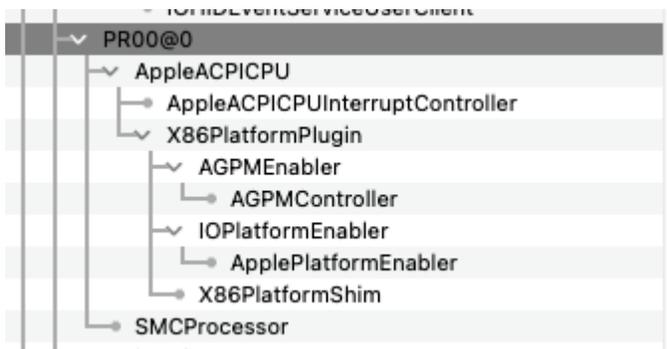
Energy Saving Kram habe ich mir nicht angesehen. Power Nap gibt es bei mir nicht als Option.

Beitrag von „5T33Z0“ vom 22. Februar 2021, 23:14

[Blackninja_1985](#) [bluebyte](#)

Ich habe mir das CPU Power Management nochmal genauer angesehen. Es gibt tatsächlich ein Problem damit. Danke für den Hinweis, Ninja. Es stellt sich wie folgt dar:

1. Wenn man mit CPUFriend sein Power Management anpasst und dann eine Kombination aus SSDT-PLUG, CPUFriend und CPUFriendDataProvider.kext verwendet, spuckt IORegistryExplorer folgendes für die CPU (Object PR00) aus:



Ergo: Alles gut, CPU Power Management funktioniert, wie es soll.

2. Wenn Man stattdessen aber ssdt-data.aml (was ja im Grunde SSDT-PLUG plus cf-freq data ist) samt CPUFriend.kext verwendet, fehlt der Eintrag für's X86Plugin und sieht so aus wie hier: [Missing XCPM](#)

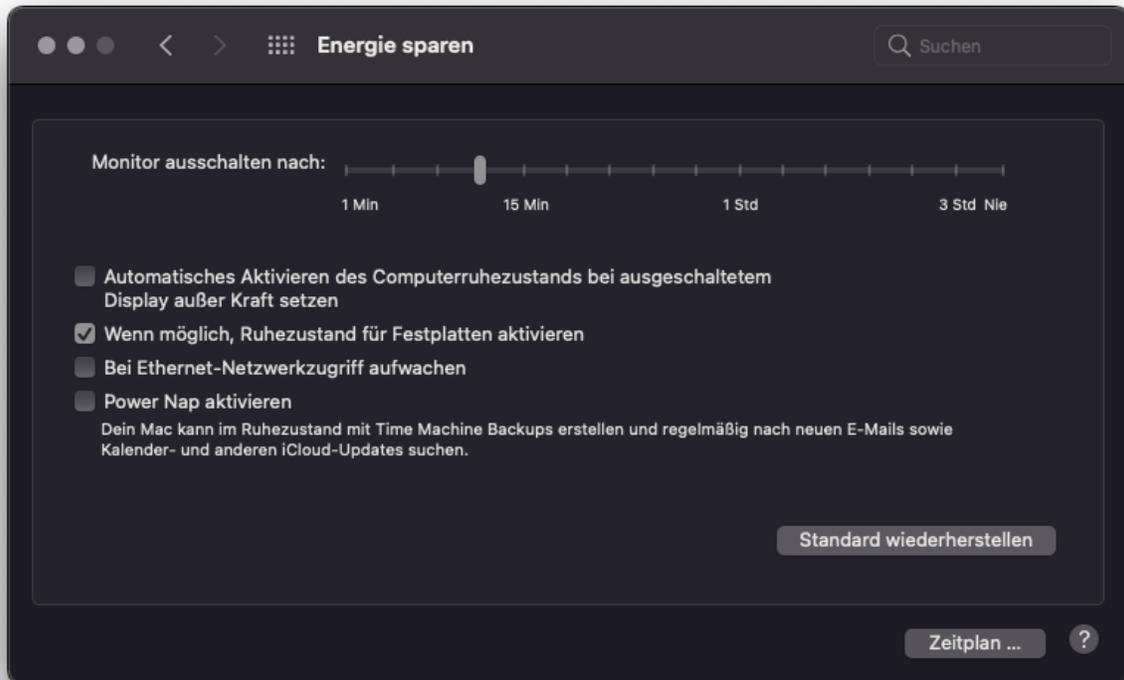
Von daher: Wenn das CPU Power Management angepasst wird, dann ausschließlich SSDT-PLUG, CPUFriend und CPUFriendDataProvider.kext verwenden.

Beitrag von „5T33Z0“ vom 1. März 2021, 19:43

[Blackninja_1985](#) [bluebyte](#)

Nachdem ich SSDT-PLUG manuell gefixt habe (s.o.) ist PowerNap nun verfügbar in 11.2.2.

[SSDT-PLUG_Z490_VisionG.zip](#)



Beitrag von „hp246“ vom 2. März 2021, 11:12

Bei mir steht da das ich eine USV habe und habe deine config 5T33Z0 damals auch genommen ...

Beitrag von „5T33Z0“ vom 2. März 2021, 11:30

"Damals" ist gut... Die config wurde mehrmals aktualisiert seit "damals" und es sind SSDTS dazugekommen.

Beitrag von „hp246“ vom 2. März 2021, 12:00

Die SSDT habe ich von hier auch schon ersetzt...

Aber trotzdem seltsam das er mir eine USV anzeigt und deswegen klappt das update auch nicht 😞

Weil er mir ständig sagt, das ich die Stromversorgung dran machen soll ...

Beitrag von „apfelnico“ vom 2. März 2021, 13:57

[Zitat von 5T33Z0](#)

Nachdem ich SSDT-PLUG manuell gefixt habe (s.o.) ist PowerNap nun verfügbar

Dein Code (mit der Abfrage ob überhaupt ein Prozi drin ist und wenn ja, dann eine weitere Methode einsetzen) ...

Code

1. DefinitionBlock ("", "SSDT", 2, "ACDT", "CpuPlug", 0x00003000)
2. {
3. External (_SB_.PR00, ProcessorObj)
- 4.
5. Method (PMPM, 4, NotSerialized)
6. {
7. If ((Arg2 == Zero))

```

8. {
9. Return (Buffer (One)
10. {
11. 0x03 // .
12. })
13. }
14.
15. Return (Package (0x02)
16. {
17. "plugin-type",
18. One
19. })
20. }
21.
22. If (CondRefOf (\_SB.PR00))
23. {
24. If ((ObjectType (\_SB.PR00) == 0x0C))
25. {
26. Scope (\_SB.PR00)
27. {
28. If (\_OSI ("Darwin"))
29. {
30. Method (\_DSM, 4, NotSerialized) // \_DSM: Device-Specific Method
31. {
32. Return (PMPM (Arg0, Arg1, Arg2, Arg3))
33. }
34. }
35. }
36. }
37. }
38. }

```

Alles anzeigen

... kann deutlich reduziert werden:

Code

```

1. DefinitionBlock ("", "SSDT", 2, "ACDT", "CpuPlug", 0x00003000)
2. {

```

```
3. External (_SB_.PR00, ProcessorObj)
4.
5. Scope (\_SB.PR00)
6. {
7. If (_OSI ("Darwin"))
8. {
9. Method (_DSM, 4, NotSerialized) // _DSM: Device-Specific Method
10. {
11. Return (Package (0x02)
12. {
13. "plugin-type",
14. One
15. })
16. }
17. }
18. }
19. }
```

Alles anzeigen

Beitrag von „apfelnico“ vom 2. März 2021, 14:06

[Zitat von hp246](#)

trotzdem seltsam das er mir eine USV anzeigt

Vielleicht ein unpassendes SMBIOS gewählt? Oder in der "config.plist" von Clover bei SMBIOS "Mobile" angehakt? Oder bei ACPI "Smart UPS" angewählt?

Beitrag von „hp246“ vom 2. März 2021, 14:31

[Zitat von apfelnico](#)

Vielleicht ein unpassendes SMBIOS gewählt? Oder in der "config.plist" von Clover bei

SMBIOS "Mobile" angehakt? Oder bei ACPI "Smart UPS" angewählt?

Hab die alte config von 5T33Z0 drin... ich werde die mal aktualisieren.

Benutze OC und da finde ich in ACPI keine Smart UPS ...

Beitrag von „5T33Z0“ vom 2. März 2021, 14:33

[Zitat von hp246](#)

Die SSDT habe ich von hier auch schon ersetzt...

Aber trotzdem seltsam das er mir eine USV anzeigt und deswegen klappt das update auch nicht 😞

Weil er mir ständig sagt, das ich die Stromversorgung dran machen soll ...

Wo wird das denn angezeigt überhaupt? Ich glaube ich habe so was schon mal gelesen und es es lag dann am AIO oder an ner Wasserpumpe oder irgendeinem LED Controller Gedöhns.

Beitrag von „hp246“ vom 2. März 2021, 14:39

[Zitat von 5T33Z0](#)

Wo wird das denn angezeigt überhaupt? Ich glaube ich habe so was schon mal gelesen und es es lag dann am AIO oder an ner Wasserpumpe oder irgendeinem LED Controller Gedöhns.

Ja ich glaube auch... Da war was... Habe ja ne Corsair H150i Elite verbaut und Corsair Commander Pro usw usw

Beitrag von „5T33Z0“ vom 2. März 2021, 14:42

[apfelnico](#) Wenn ich deinen korrigierten Code verwende, funktioniert das Plugin nicht mehr. Ich lasse es jetzt so.

Beitrag von „hp246“ vom 2. März 2021, 14:48

Aber das muss man doch irgendwie Patchen können 😞

Ich bekomme auch sonst keine updates rein...

EDIT: Hab den alten Thread gefunden, aber es gibt dort auch keine richtige Lösung 😞

[Alter Thread](#)

Beitrag von „5T33Z0“ vom 2. März 2021, 15:17

Hab eben die neuste Version hochgeladen: <https://github.com/5T33Z0/Giga...ion-G-Hackintosh-OpenCore>

Bitte vorher "Install Instructions" lesen.

Beitrag von „apfelnico“ vom 2. März 2021, 16:00

[Zitat von hp246](#)

Benutze OC und da finde ich in ACPI keine Smart UPS ...

Ok. Dann aktualisiere mal bitte deine Daten. Bei dir steht "Bootloader: Clover", daher bin ich davon ausgegangen. "Corsair Commander Pro" - da bist du auf der richtigen Spur.

5T33Z0

Jupp, mein Fehler. So wäre es richtig, ist ähnlich auch im originalen Mac drin:

Code

```
1. DefinitionBlock ("", "SSDT", 2, "ACDT", "CpuPlug", 0x00003000)
2. {
3.   External (_SB_.PR00, ProcessorObj)
4.
5.   Scope (\_SB.PR00)
6.   {
7.     Method (DTGP, 5, NotSerialized)
8.     {
9.       If ((Arg0 == ToUUID ("a0b5b7c6-1318-441c-b0c9-fe695eaf949b")))
10.      {
11.        If ((Arg1 == One))
12.        {
13.          If ((Arg2 == Zero))
14.          {
15.            Arg4 = Buffer (One)
16.            {
17.              0x03
18.            }
19.            Return (One)
20.          }
21.
22.          If ((Arg2 == One))
23.          {
24.            Return (One)
25.          }
26.        }
```

```
27. }
28.
29. Arg4 = Buffer (One)
30. {
31. 0x00
32. }
33. Return (Zero)
34. }
35.
36. If (_OSI ("Darwin"))
37. {
38. Method (_DSM, 4, NotSerialized) // _DSM: Device-Specific Method
39. {
40. If ((Arg0 == ToUUID ("a0b5b7c6-1318-441c-b0c9-fe695eaf949b")))
41. {
42. Debug = "Writing plugin-type 1 (X86PlatformPlugin) to Registry!"
43. Local0 = Package (0x02)
44. {
45. "plugin-type",
46. One
47. }
48. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
49. Return (Local0)
50. }
51.
52. Return (Zero)
53. }
54. }
55. }
56. }
```

Alles anzeigen

Wohl auch nicht kürzer. 😊

Du kannst es aber gern testen.

Beitrag von „5T33Z0“ vom 2. März 2021, 16:37

[apfelnico](#) Vielen Dank. So funktioniert's.

Beitrag von „hp246“ vom 2. März 2021, 17:40

[Zitat von apfelnico](#)

Ok. Dann aktualisiere mal bitte deine Daten. Bei dir steht "Bootloader: Clover", daher bin ich davon ausgegangen. "Corsair Commander Pro" – da bist du auf der richtigen Spur.

Hab es geändert. Habe die selbe Hardware wie 5T33Z0 ... Hab auch gerade alles noch mal aktualisiert ...

Bei OC gibt es ja leider nicht die Einstellung wie bei Clover wegen Mobile oder Smart UPS ...

Mit freundlichen Grüßen

Beitrag von „apfelnico“ vom 2. März 2021, 17:48

[Zitat von hp246](#)

Bei OC gibt es ja leider nicht die Einstellung wie bei Clover wegen Mobile oder Smart UPS

Ist auch nicht wichtig. Je nach SMBIOS und tatsächlich vorhandener und eingebundener Hardware bei Laptops (Akku- oder Netzteilbetrieb), wird das schon korrekt benutzt. Diese vielen extra Hacks von Clover sind ja Teil des Problems, dass da keiner durchsteigt ... 😊

Dein Problem ist tatsächlich Corsairs "Commander Pro". Wie dazu eine Lösung aussieht, weiß ich leider nicht. Keine Ahnung, ob "nichtbenutzen" eine Option ist.

Beitrag von „hp246“ vom 2. März 2021, 17:50

Ich benutze sie ja auch nicht unter Mac, unter windows nur halt ...

Jetzt hab ich mir überlegt ob ich die nicht irgendwie blocken kann... Geht das?

Als ich damals die USB Ports konfiguriert habe... Aber ich meine das meine BT Karte auch dran angeschlossen ist, daher ist es wichtig... Oder ich muss mir so ein intern USB Splitter kaufen und dann den Commander wirklich aus der USB liste raus schmeissen 😞

5T33Z0 : Gibt es einen Grund warum du die EnergyDriver.kext raus genommen hast bei deinem aktuellem update=?

Mit freundlichen Grüßen

Beitrag von „apfelnico“ vom 2. März 2021, 17:55

[hp246](#)

Man könnte natürlich diesen einen Port per "OSI-Weiche" derart deklarieren, dass unter "Darwin" macOS dieser deaktiviert wird.

Beitrag von „hp246“ vom 2. März 2021, 17:57

Ja das wird glaub ich nicht so easy, weil der BT Adapter dort dran hängt...

Ich kann es echt nur so machen wie ich beschrieben habe 😞

Mit freundlichen Grüßen

Beitrag von „apfelnico“ vom 2. März 2021, 17:59

[hp246](#)

Das verstehe ich nicht. Dein BT Adapter und der Commander hängen doch an verschiedenen Ports?

Beitrag von „hp246“ vom 2. März 2021, 18:04

[Zitat von apfelnico](#)

[hp246](#)

Das verstehe ich nicht. Dein BT Adapter und der Commander hängen doch an verschiedenen Ports?

Nein... Das board hat leider nur einen internen USB 2.0 Header. An dem ist der Commander Pro dran und der Commander hat 2 Header für USB 2.0 und da ist einmal die BT-Karte und dann die Wasserkühlung angeschlossen ...

das ist ja mein Problem

Gibt es keine IO wo man die USV aktivieren oder deaktivieren kann? Das System ist klar als iMac 20.2 deklariert

Beitrag von „apfelnico“ vom 2. März 2021, 18:11

[hp246](#)

Dein Mainboard hat einen "internen USB 2.0 Header". Dort sind zwei USB 2.0 Ports drauf. Leider nehmen da die "Standard-Kabel" keine Rücksicht drauf, nutzen nur einen Port aber machen mit ihrem Stecker den Slot "dicht". [JimSalabim](#) hat mal erklärt, wie man das unkompliziert ändern kann. Dann wäre dein Problem keines mehr.

Beitrag von „hp246“ vom 2. März 2021, 18:15

[Zitat von apfelnico](#)

[hp246](#)

Dein Mainboard hat einen "internen USB 2.0 Header". Dort sind zwei USB 2.0 Ports drauf. Leider nehmen da die "Standard-Kabel" keine Rücksicht drauf, nutzen nur einen Port aber machen mit ihrem Stecker den Slot "dicht". [JimSalabim](#) hat mal erklärt, wie man das unkompliziert ändern kann. Dann wäre dein Problem keines mehr.

[Das meine ich...](#) Das habe ich auch bei einem Kollegen so am laufen

Beitrag von „apfelnico“ vom 2. März 2021, 18:25

[hp246](#)

Nicht wirklich. Denn wie du siehst, werden hier die bestehenden Leitungspaare eines Ports dupliziert, da ist also ein kleiner Hub dahinter. Letztendlich geht es noch billiger und direkt.

Hier siehst du zum Beispiel (nur das Kabel) eine voll-verdrahtete Version und im Anschluss (unnötige) zwei Hubs. Du benötigst nur die Kabelpeitsche. Mit etwas Geschick kannst du das auch selber löten.

[tata](#)

Edit: oder so ...

[tatata](#)

Beitrag von „5T33Z0“ vom 2. März 2021, 18:30

[Zitat von hp246](#)

5T33Z0 : Gibt es einen Grund warum du die EnergyDriver.kext raus genommen hast bei deinem aktuellem update=?

Mit freundlichen Grüßen

Ja gibt es. Dazu muss ich allerdings etwas ausholen.

Als Big Sur raus kam, hatte ich nach der Installation Probleme, es zu starten. Es kam immer das durchgestrichene Symbol, trotz passendem SMBIOS. Der Workaround war dann, es mit `-no_compat_check bootarg` zu starten, aber dann ging IntelPowerGadget nicht, ohne EnergyDriver.kext über die EFI zu injecten.

Als ich nach einem [BIOS Update](#) (es gibt schon wieder ein neues übrigens), mit SSDTTime die DSDT gedumpte und testweise eine SSDT-EC generiert habe, habe ich bemerkt, dass dieses Board - anders als im Guide für Z490 behauptet - keine SSDT-EC braucht -

ssdtTime sagt einem ansonsten ja automatisch, falls man sie nicht benötigt.

Und seitdem die SSDT-EC da drin ist, funktioniert alles wie geölt. Ich hatte in den ersten Monaten echt Angst, dass ich diese Kiste nie vernünftig zum Laufen kriegen würde. Aber jetzt habe ich meine ersten Projekte damit gemacht und es startet standard-mäßig Big Sur. Und deswegen braucht man auch den EnergyDriver.kext nicht mehr. Er wird ja eh von IntelPowerGadget installiert und liegt unter Library > Extensions.

Beitrag von „hp246“ vom 2. März 2021, 18:36

[Zitat von apfelnico](#)

[hp246](#)

Nicht wirklich. Denn wie du siehst, werden hier die bestehenden Leitungspaare eines

Ports dupliziert, da ist also ein kleiner Hub dahinter. Letztendlich geht es noch billiger und direkt.

Hier siehst du zum Beispiel (nur das Kabel) eine voll-verdrahtete Version und im Anschluss (unnötige) zwei Hubs. Du benötigst nur die Kabelpeitsche. Mit etwas Geschick kannst du das auch selber löten.

[tata](#)

Edit: oder so ...

[tatata](#)

Alles anzeigen

[Das müsste doch gehen...](#)

5T33Z0 : Kann man das neue Bios bedenkenlos installieren? Ist ja Version: F20b

Beitrag von „apfelnico“ vom 2. März 2021, 18:40

[hp246](#)

so ist es ... 😊

oder so: [tatatata](#)

Beitrag von „5T33Z0“ vom 2. März 2021, 18:41

Hatte bisher noch keine Probleme beim Updaten. bluebyte schon. Muss jeder für sich entscheiden am Ende.

[hp246](#) Also ich sehe da 1 einen USB 3.2 Header und 2 USB2 Header auf dem Schema, wenn ich es richtig sehe.

Beitrag von „hp246“ vom 2. März 2021, 18:45

Zitat von 5T33Z0

Hatte bisher noch keine Probleme beim Updaten. bluebyte schon. Muss jeder für sich entscheiden am Ende.

[hp246](#) Also ich sehe da 1 einen USB 3.2 Header und 2 USB2 Header auf dem Schema, wenn ich es richtig sehe.

Ja der ist auch belegt ... Ich muss mal den Rechner morgen auseinander nehmen und schau mir das mal an. Ich denke es wird nix anderes übrig bleiben und das Kabel kaufen, dann den Commander Pro ausschliessen von der USB.kext und dann hoffe ich das es klappt ...

Mit freundlichen Grüßen

Beitrag von „5T33Z0“ vom 2. März 2021, 18:46

Wird schon klappen.

Beitrag von „apfelnico“ vom 2. März 2021, 18:53

Wobei das in den Spezifikationen bei Gigabyte so steht:

Chipset:

3 x USB 3.2 Gen 2 ports on the back panel

2 x USB Type-C™ ports, with USB 3.2 Gen 2 support (1 port on the back panel, 1 port available through the internal USB header) 6 x USB 3.2 Gen 1 ports (4 ports on the back panel, 2 ports available through the internal USB header)

2 x USB 2.0/1.1 ports on the back panel

Chipset+USB 2.0 Hub:

4 x USB 2.0/1.1 ports available through the internal USB headers

Das liest sich wiederum so, das die vier internen USB (in zwei Headern) an EINEM Port hinter einem Hub hängen. Dann wäre auch nichts gekommt, weil die Ports hinter dem Hub nicht weiter beschrieben werden können.

Da hilft es nur, mal in die ACPI zu schauen. IORegistryExplorer kann auch helfen. Wenn es tatsächlich so ist, hilft das Kabel nicht weiter. Es sei denn, du baust noch einen Schalter dazwischen ... 😊

Beitrag von „Blackninja_1985“ vom 4. März 2021, 13:44

Habt ihr auch das Problem das der Hacke in den Standby geht und direkt wieder aufwacht?

Wake reason ist bei mir:

```
2021-02-18 11:54:59.126957+0100 localhost kernel[0]: (AppleACPIPlatform)
AppleACPIPlatformPower Wake reason: XDCI CNVW USBW PEG2 PEG3 RP04 (User)
```

```
2021-02-18 11:54:59.126958+0100 localhost kernel[0]: (AppleACPIPlatform)
```

AppleACPIPlatformPower Wake reason: XDCI CNVW USBW PEG2 PEG3 RP04 (User)

darauf werde ich aber nicht schlau...

Beitrag von „5T33Z0“ vom 4. März 2021, 13:53

In der EFI von Schmocklord gibts Sne SDT-Disable-CNVW - vielleicht hilft die?

Beitrag von „Blackninja_1985“ vom 12. März 2021, 10:34

habe ich gerade getestet. Wacht leider immer noch sofort wieder auf:-(

Hast du das Problem auch 5T33Z0 ?

vielleicht kannst du es mal mit

`pmset sleepnow`

testen.

LG

Beitrag von „5T33Z0“ vom 12. März 2021, 10:42

Ghet ohne Probleme schlafen ohne die extra SSDT. Ich denke eines Deiner Geräte hält ihn vom Schlafen ab. Würd's mal damit versuchen:
<https://ooh3dpsdytm34sfhws63yj...%84060D%E8%A1%A5%E4%B8%81>

Beitrag von „Blackninja_1985“ vom 12. März 2021, 11:42

Ich habe die Ursache gefunden schonmal:-) Es liegt an der Wifi/Bluetooth Karte bzw an dem Bluetooth Anteil.

Wenn ich den Internen USB Anschluss für Bluetooth abziehe ist alles gut. Muss ich den auch mit in das USB Portmapping aufnehmen? Aktuell ist es nicht drin. Der Port funzt aber trotzdem bzw das Bluetooth wenn der Header gesteckt ist.

Beitrag von „apfelnico“ vom 12. März 2021, 11:44

[Blackninja_1985](#)

Ja klar, diesen Port deklarieren. Als USB2 intern, also "0xFF" bzw. "255".

Beitrag von „Blackninja_1985“ vom 12. März 2021, 13:19

5T33Z0 Bei unserem Board müsste der Port intern auf dem Board doch HS02 sein oder?

Den habe ich aus Internal gesetzt... trotzdem funktioniert sleep nicht. wenn ich das Teil abziehe aber schon.

Noch ne Idee [apfelnico](#) ?

Dank vorab

LG

Beitrag von „seere“ vom 12. März 2021, 13:44

Ich lasse bei mir die USB Wake Funktionen im BIOS aus. Damit muss ich zwar auf den Powerbutton am Gehäuse drücken zum Aufwachen statt Tastatur oder Maus, dafür funktioniert das schlafengehen automatisch und zu 100% zuverlässig.

PS: habe ebenfalls eine interne WLAN/BT Kombi verbaut, deren BT am internen USB Port hängt. Nutze OC ohne dediziertes USB Mapping.

Beitrag von „5T33Z0“ vom 12. März 2021, 13:46

[Blackninja_1985](#) Denke schon, allerdings weiß ich nicht, ob es einen Unterschied macht, ob das Kabel am F_USB1 oder F_USB2 hängt. Aber ihr sagt ja, dass es 2 Ports sind, die sich denselben Header teilen - von daher wird es wohl in beiden Fällen HS02 sein.

Hol Dir doch sonst einfach von den Pots außen mit nem Adapter die Verbindung. Sind ja Genug Ports da.

[seere](#) Mit XHCIPortLimit Quirk oder wie?

Beitrag von „Blackninja_1985“ vom 12. März 2021, 13:55

Wie machst du es denn mit Bluetooth? 5T33Z0 Du nutzt auch die internen Ports oder?

Die Möglichkeit das Signal von aussen zu holen geht zwar aber schön ist das nicht.

LG

Beitrag von „seere“ vom 12. März 2021, 13:56

Ja, habe seit dem Clover->OC Umstieg (und Catalina->Big Sur) bisher ausschließlich mit XHCIPortLimit am laufen. Da bisher alles funktioniert (Inkl. 😊 Sleep) habe ich das Portmapping nicht gemacht.

Beitrag von „5T33Z0“ vom 12. März 2021, 14:51

[Zitat von Blackninja_1985](#)

Wie machst du es denn mit Bluetooth? 5T33Z0 Du nutzt auch die internen Ports oder?

Die Möglichkeit das Signal von aussen zu holen geht zwar aber schön ist das nicht.

LG

Ich verwende gar keine Bluetooth-Geräte an meiner Workstation. Das einzige BT-Ding, dass ich ab und zu verwende ist ein Audio Receiver, der an meiner Stereo-Anlage angeschlossen ist, um Mucke von Smartphone oder Laptop zu streamen.

[seere](#) Spätestens wenn Big Sur 11.3 erscheint, ist es damit vorbei. Der Quirk funktioniert nämlich nicht mehr.

Beitrag von „Blackninja_1985“ vom 12. März 2021, 15:07

Ich habe gerade diesen Beitrag hier gefunden:

[Sleep / Wake-up Problematik z390](#)

das scheint das gleiche Problem zu sein. Ich weiss nur leider nicht wie ich diese _PRW Methode für das Gerät lösche. Dafür habe ich nicht genug Ahnung.

Kann da ggf. jemand helfen?

Beitrag von „theCurseOfHackintosh“ vom 12. März 2021, 15:08

Hat das hier doch keine Bedeutung 5T33Z0 ? [Docs: Remove XhciPortLimit comment with 11.3 · acidanthera/OpenCorePkg@c7260a8 \(github.com\)](#)

Beitrag von „Blackninja_1985“ vom 12. März 2021, 15:20

Sollte ich dafür ggf ein neues Thema aufmachen?

Beitrag von „HackBook Pro“ vom 12. März 2021, 15:23

Nein, du sollst bei einem Thema bleiben, sonst gibt es 10 Themen zu einem Gerät vom selben User und dann blickt niemand mehr durch.

Beitrag von „5T33Z0“ vom 12. März 2021, 15:29

[Blackninja_1985](#) Ich habe Dir ja eine Anleitung dafür geschickt. Du musst halt Deine DSDT dumpen, um darin recherchieren zu können und entsprechend der Anleitung herausfinden, ob und wie Du die SSDT anpassen und welche Renames du in die Config einbauen musst.

Ich hatte bis vor ein paar Monaten auch keine Ahnung, wie es geht, als ich das beim Laptop gemacht habe. Einfach ausprobieren.

Oder Du musst halt dein Bluetooth-Ding an nen anderen Port hängen.

Beitrag von „Blackninja_1985“ vom 18. März 2021, 10:08

Ich habe es probiert. Aber bekomme es irgendwie nicht hin nach deiner Anleitung bzw dem Link.

Kann mir da zufällig jemand etwas detaillierter helfen?

Beitrag von „hp246“ vom 27. Mai 2021, 19:06

Also es gibt mittlerweile ein Lösung...

Ich hab die Datei runter geladen und im Kext Ordner rein getan und in Clover aktiviert.

Nach reboot konnte ich OSX ganz normal aktualisieren ... Die Datei hab ich aber wieder deaktiviert , weil (warum auch immer) sie in Windows Probleme gemacht hat und immer am abstürzen war... (und dabei hab ich ein TestPC beim [Bios update](#) geschrotet)

aber das update hat dann sauber geklappt ...

Mit freundlichen Grüßen