

# Hilfe bei SSDT Erstellung // ggfs. Lösung für X570 Reboot Problem

**Beitrag von „barrrrt“ vom 19. Mai 2020, 13:23**

die DSDT vergleichen?

Moin.

Auf [diesem Board](#) hat jemand sein Ryzentosh so hinbekommen, dass Sleep funktioniert. Der User meint, er hat eine DSDT bei sich eingepflegt, welche das Problem löst.

Mich würde interessieren WAS da geändert wurde. Vielleicht ist das DIE Lösung für alle x570 Board user. Da ich aber keine DSDT habe, mit der ich es vergleichen kann (meine DSDT sieht anders aus... anderes Board halt), würde ich jemanden von euch bitten zu vergleichen.

Grüße,

barrrrt

---

**Beitrag von „Aluveitie“ vom 19. Mai 2020, 13:38**

Ich habs kurz mit meiner DSDT verglichen und bezüglich USB/Sleep folgende Unterschiede gefunden:

Zusätzlich vorhanden:

Code

```
1. // Unter Definitions
2. External (GSA1.MPTS, MethodObj) // 1 Arguments
3. External (GSA1.MWAK, MethodObj) // 1 Arguments
4.
5. // Gegen Ende
6. Scope (_SB)
7. {
8. Method (MPTS, 1, NotSerialized)
9. {
10. \GSA1.MPTS (Arg0)
11. }
12.
13. Method (MWAK, 1, NotSerialized)
14. {
15. \GSA1.MWAK (Arg0)
16. }
17. }
```

Alles anzeigen

Und dann calls hierher eingefügt in (markiert mit // ADDED)

Code

```
1. Method (_PTS, 1, NotSerialized) // _PTS: Prepare To Sleep
2. {
3. If (Arg0)
4. {
5. \_SB.MPTS (Arg0) // ADDED
6. \_SB.TPM.TPTS (Arg0)
7. MPTS (Arg0)
8. SPTS (Arg0)
9. \_SB.PCI0.SBRG.SIO1.SIOS (Arg0)
10. \_SB.PCI0.GPTS (Arg0)
11. \_SB.PCI0.NPTS (Arg0)
12. }
13. }
14.
15. Method (_WAK, 1, NotSerialized) // _WAK: Wake
16. {
17. DBG8 = (Arg0 << 0x04)
18. \_SB.PCI0.NWAK (Arg0)
```

```
19. \_SB.PCI0.GWAK (Arg0)
20. \_SB.PCI0.SBRG.SIO1.SIOW (Arg0)
21. DBG8 = (Arg0 << 0x04)
22. SWAK (Arg0)
23. MWAK (Arg0)
24. \_SB.MWAK (Arg0) // ADDED
25. Return (WAKP) /* \WAKP */
26. }
```

Alles anzeigen

---

### Beitrag von „barrrrt“ vom 19. Mai 2020, 13:49

Hm... so schnell hast das rausbekommen? 😄

Könnten wir also eigentlich mal eine SSDT von bauen und testen?

Ich würd wohl testen... zum Bauen hab ich aber erst heute Abend Zeit..

---

### Beitrag von „Aluveitie“ vom 19. Mai 2020, 13:58

Kommt mit dem Job 😄

Für den ersten Teil wohl ja, aber die beiden Methoden patchen ist glaub ich nicht so einfach mit SSDTs. Aber ich bin auch nicht so der ACPI Experte, gibts hier Leute die das besser beantworten können.

---

### Beitrag von „barrrrt“ vom 19. Mai 2020, 14:27

Dann mal schauen. Ich versuche jetzt erstmal die Änderungen in meine DSDT.aml einzutragen...

Und bei mir sieht die DSDT tatsächlich an einigen Stellen anders aus...

Definitionsanfang

\_PTS

Ich hatte alles eingepflegt was du oben markiert hattest... kein funktionierendes Sleep. Mist.

Update: Habe beim entsprechenden User nochmal in die EFI geschaut. Die DSDT wird ÜBERHAUPT NICHT genutzt... können wir also vergessen 😞 LEIDER!

---

### **Beitrag von „Aluveitie“ vom 19. Mai 2020, 15:21**

Schade... wenns so einfach gewesen wäre 😞

---

### **Beitrag von „barrrrt“ vom 31. Mai 2020, 13:29**

Jetzt habe ich noch einmal etwas probiert...

Wenn ich alle USB devices abklemme (nur die interne BT/WLAN Karte aktiv lasse), funktioniert sleep.

Also was auch immer den sleep verhindert, sind dann wohl wirklich die Energieeinstellungen der USB Ports wenn devices angehängt sind 🤔

Warum die zweite Zeile oben grün leuchtet.... ich hatte dort einen UNIFY Adapter

angeschlossen, weil meine Tastatur nicht über BT koppelbar ist. Zum Schlafen schicken habe ich den Adapter entfernt.

---

### **Beitrag von „Aluveitie“ vom 31. Mai 2020, 15:15**

Wakeup funktioniert ohne automatischen restart wenn alle USB Controller enabled sind?

---

### **Beitrag von „barrrrt“ vom 31. Mai 2020, 16:06**

Korrekt. Kann auch mal ein Video davon machen und hochladen.

Habe auch ein Strommessgerät immer aktiv. Also der Verbrauch geht auf unter 3 Watt runter und aufwachen geht auch.

---

### **Beitrag von „Aluveitie“ vom 31. Mai 2020, 21:20**

Welche Änderungen musstest du nun alles machen (ausser abkoppeln der USB devices)?

---

### **Beitrag von „barrrrt“ vom 31. Mai 2020, 21:43**

Umbenennung der Controller habe ich durchgeführt. Ansonsten eher so alles was in meiner efi drin ist (sieht meinem Thread)

---

### **Beitrag von „Aluveitie“ vom 31. Mai 2020, 22:02**

Umbenennung du meinst XHC/XHCI/XHC2?

Würde mich interessieren wieso bei dir Wakeup funktioniert wenn alle Controller aktiviert sind... muss mal die DSDT vergleichen, vielleicht finde ich da was.

---

### Beitrag von „barrrrt“ vom 1. Juni 2020, 01:36

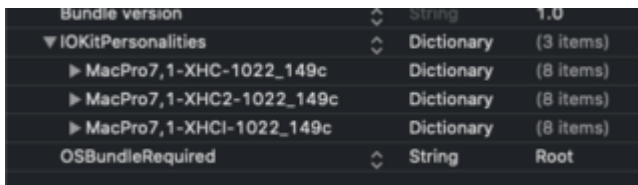
Den DSDT Dump hab ich angehängt. Ich könnte später nochmal testen um eine Umbenennung der Controller überhaupt nötig ist (und ja, Umbenennung meine ich: XHCI,XHC,XHC2).

---

### Beitrag von „Aluveitie“ vom 1. Juni 2020, 12:28

Ich glaube das Umbenennen ist nötig für die injection der USB ports in der USBPorts.kext.

Dort werden die USB Controller dem Namen nach aufgeführt:



Mit dem gleichen Namen wird das wohl nicht funktionieren.

Interessant, habe den XHC2 USB Controller wieder aktiviert und war gerade dabei die DSDT zu patchen mit ein paar Sachen die ich deiner gefunden habe. Vor dem Neustart nochmal ein Sleep Cycle gemacht um zu verifizieren dass das Wakeup Problem noch da ist. Siehe da, hat doch funktioniert!

Ich vermute nun das der Thunderbolt Controller die Ursache für Wakeup issues ist, den hatte ich mittlerweile deaktiviert.