

Erledigt

## Hackintool

**Beitrag von „apfelnico“ vom 30. Januar 2020, 13:59**

Headkaze hat soeben Hackintool v.2.9.9 veröffentlicht und auf meinen Wunsch hin bei USB im obigen Fenster alle XHCI-Controller anzeigen lassen (mehr als drei scrollen). Bisher war es nicht möglich, Controller mit gleicher PID/VID mehrfach anzeigen zu lassen.

Problematisch finde ich bei dem Programm, dass eventuell gleichnamige Ports (an verschiedenen Controllern) auch nur einmalig angezeigt werden. Das hatte ich mit der Umbenennung der Ports auf eindeutige Namen geändert. Wobei das natürlich nicht sein muss, wenn die Software das richtig auslesen würde. Weiß nicht, ob das nun auch gefixt wurde, weil meine Ports wie gesagt alle einen einmaligen Namen haben.

Hackintool v2.9.9

Info Patch Bootloader NVRAM Installed Displays Audio USB Disks PCI Power Calculator Tools Logs

**USB Controller:**

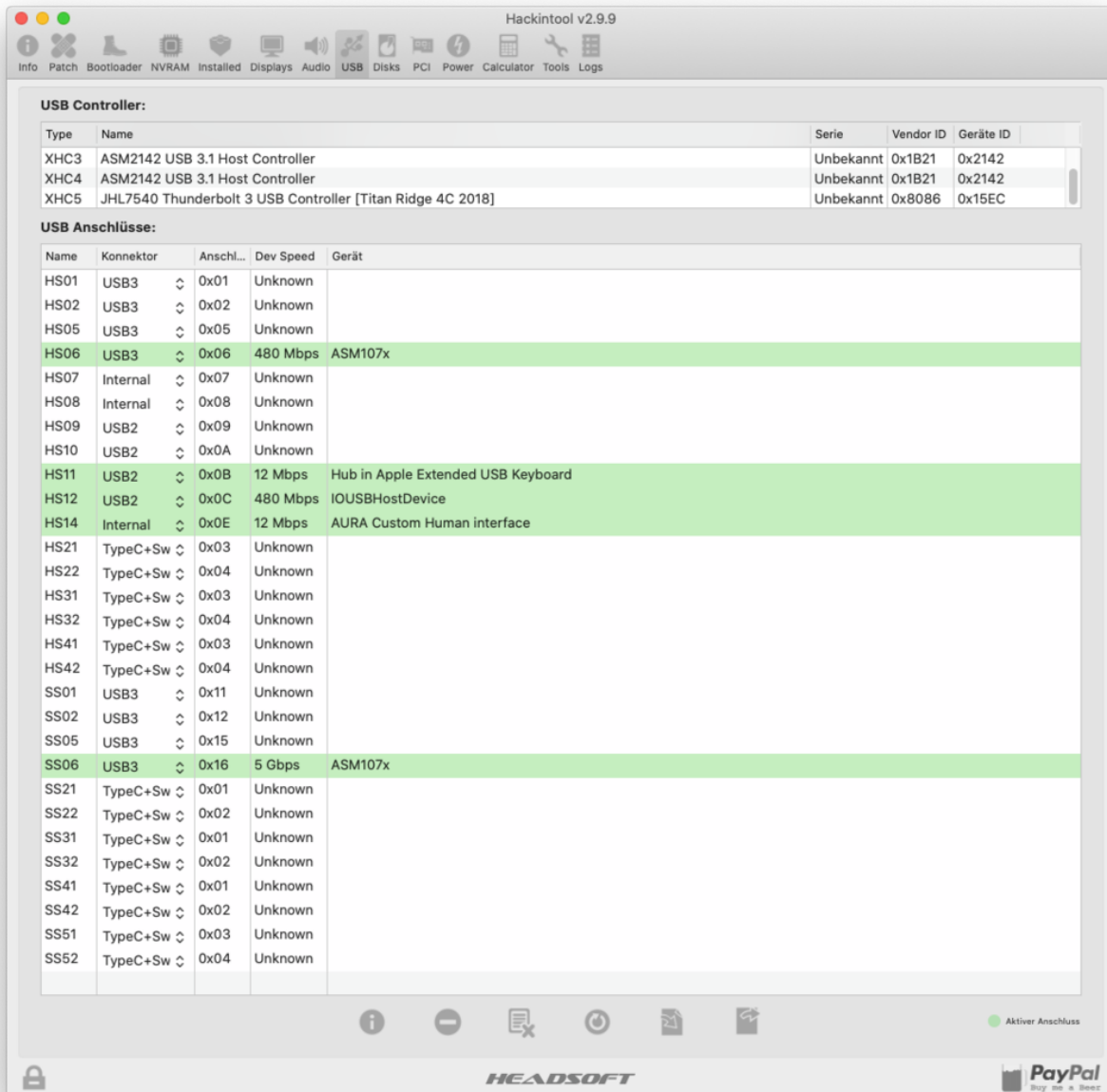
Type	Name	Serie	Vendor ID	Geräte ID
XHCI	200 Series/Z370 Chipset Family USB 3.0 xHCI Controller	200/Z370	0x8086	0xA2AF
XHC2	ASM2142 USB 3.1 Host Controller	Unbekannt	0x1B21	0x2142
XHC3	ASM2142 USB 3.1 Host Controller	Unbekannt	0x1B21	0x2142

**USB Anschlüsse:**

Name	Konnektor	Anschl...	Dev Speed	Gerät
HS01	USB3	⇅ 0x01	Unknown	
HS02	USB3	⇅ 0x02	Unknown	
HS05	USB3	⇅ 0x05	Unknown	
HS06	USB3	⇅ 0x06	480 Mbps	ASM107x
HS07	Internal	⇅ 0x07	Unknown	
HS08	Internal	⇅ 0x08	Unknown	
HS09	USB2	⇅ 0x09	Unknown	
HS10	USB2	⇅ 0x0A	Unknown	
HS11	USB2	⇅ 0x0B	12 Mbps	Hub in Apple Extended USB Keyboard
HS12	USB2	⇅ 0x0C	480 Mbps	IOUSBHostDevice
HS14	Internal	⇅ 0x0E	12 Mbps	AURA Custom Human interface
HS21	TypeC+Sw	⇅ 0x03	Unknown	
HS22	TypeC+Sw	⇅ 0x04	Unknown	
HS31	TypeC+Sw	⇅ 0x03	Unknown	
HS32	TypeC+Sw	⇅ 0x04	Unknown	
HS41	TypeC+Sw	⇅ 0x03	Unknown	
HS42	TypeC+Sw	⇅ 0x04	Unknown	
SS01	USB3	⇅ 0x11	Unknown	
SS02	USB3	⇅ 0x12	Unknown	
SS05	USB3	⇅ 0x15	Unknown	
SS06	USB3	⇅ 0x16	5 Gbps	ASM107x
SS21	TypeC+Sw	⇅ 0x01	Unknown	
SS22	TypeC+Sw	⇅ 0x02	Unknown	
SS31	TypeC+Sw	⇅ 0x01	Unknown	
SS32	TypeC+Sw	⇅ 0x02	Unknown	
SS41	TypeC+Sw	⇅ 0x01	Unknown	
SS42	TypeC+Sw	⇅ 0x02	Unknown	
SS51	TypeC+Sw	⇅ 0x03	Unknown	
SS52	TypeC+Sw	⇅ 0x04	Unknown	

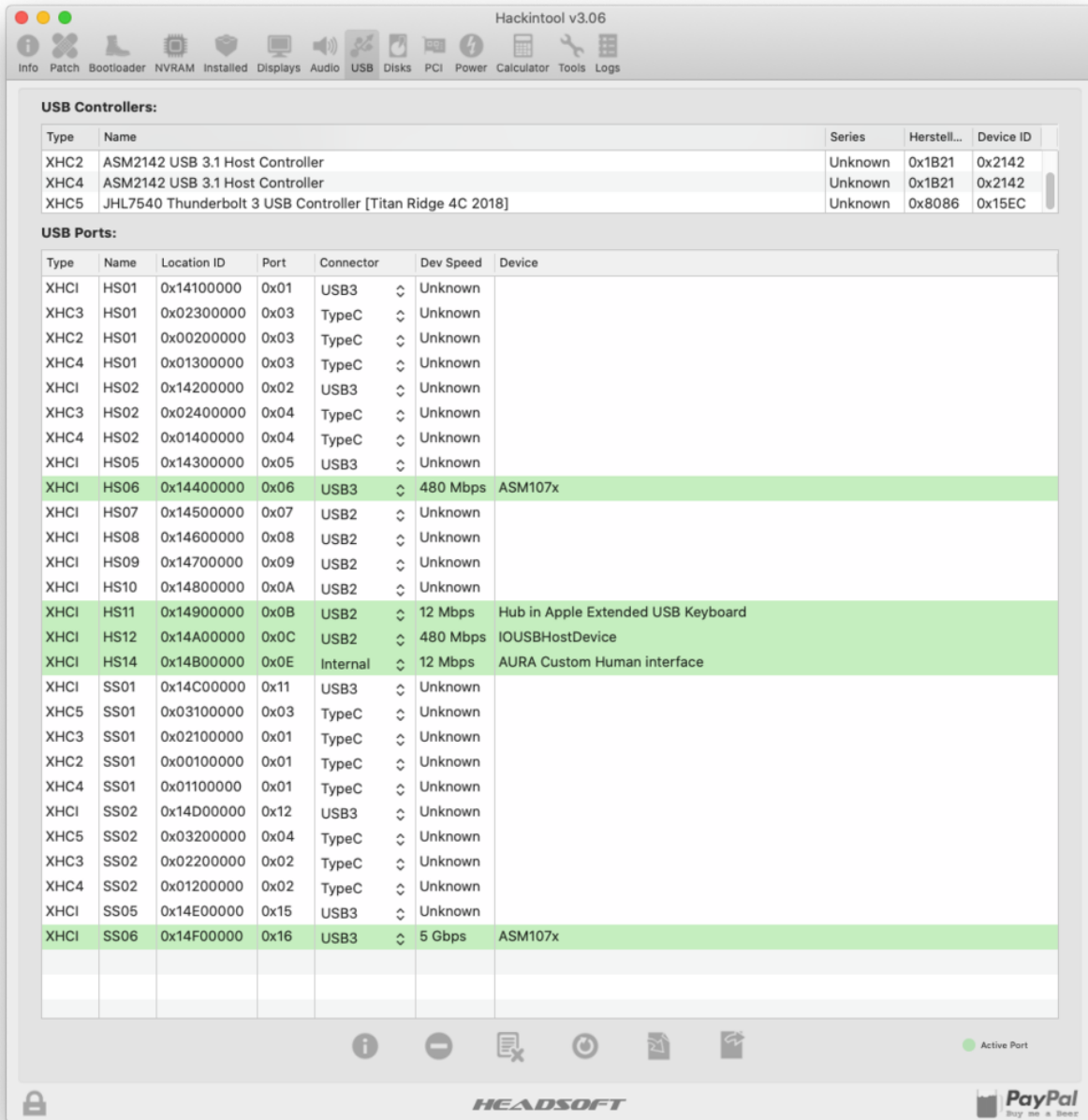
● Aktiver Anschluss

HEADSOFT



**Beitrag von „apfelnico“ vom 10. Februar 2020, 02:26**

Version 3.0.6 kann nun alle Ports anzeigen, auch wenn diese gleich heißen, aber an verschiedenen Controllern hängen.



Zur besseren Übersicht wäre es noch sinnvoll, nach Spalten selber ordnen zu können. Bin im regen Kontakt mit Headkaze. Alles wird gut. 😊

**Beitrag von „bluebyte“ vom 10. Februar 2020, 11:10**

[apfelnico](#) ich bestaune gerade die Anzahl deiner USB-Ports. Ich habe es hier im Forum mal so gelernt, dass das Portlimit sich auf **15 Ports pro Controller** bezieht. Dann hatte ich einen Privat-Chat mit einem Mitglied aus diesem Forum. Er meinte dann, dass das Limit sich auf die Gesamtsumme der Ports bezieht. Was ist nun korrekt? Wo hast Du die Version 3.06 geladen? Habe mir den Source geladen. Ist aber noch Version 3.05. Erhalte nach dem Build auch nur die Version 3.05.

---

### **Beitrag von „apfelnico“ vom 10. Februar 2020, 11:32**

[bluebyte](#)

Selbstverständlich pro Controller. In der Regel gilt es ja auch nur XHCI anzupassen, weil dort die vielen, teils internen, Ports dran hängen. Wie du siehst, hängen bei mir exakt 15 Ports an XHCI - HS04/SS04 und HS05/SS05 (intern) sowie HS13 (intern Bluetooth) fehlen. Mein System ist somit im Limit, unter Verlust einiger Ports.

Dann habe ich drei USB3.1 AsMedia-Controller (XHC2-XHC4), zwei davon nach hinten rausgeführt, einer intern (alle auf dem Board integriert).

Zum Schluss noch den Thunderbolt3-Controller (extra PCIe-Karte), der ebenfalls auch USB3.1 beherbergt - XHC5. Diese weiteren Controller haben jeweils nur maximal vier Ports.

Version 3.0.6 habe ich von headkaze. Stehen im Austausch, damit die fehlerhafte USB-Darstellung endlich aufhört. Scheint ja jetzt nur noch etwas Kosmetik zu sein, das Tutorial müsste auch überarbeitet werden.

---

### **Beitrag von „bluebyte“ vom 10. Februar 2020, 11:54**

[apfelnico](#) vielen Dank für die Rückmeldung. Also ist die 3.06 sozusagen "aus erster Hand".

Kann nur Branch: master herunterladen und die ist noch 3.05.

---

### **Beitrag von „pstr“ vom 10. Februar 2020, 12:33**

[apfelnico](#) wenn Du den Entwickler ohnehin "am Draht hast", vielleicht ein kleiner Verbesserungsvorschlag den Du eventuell anbringen könntest.

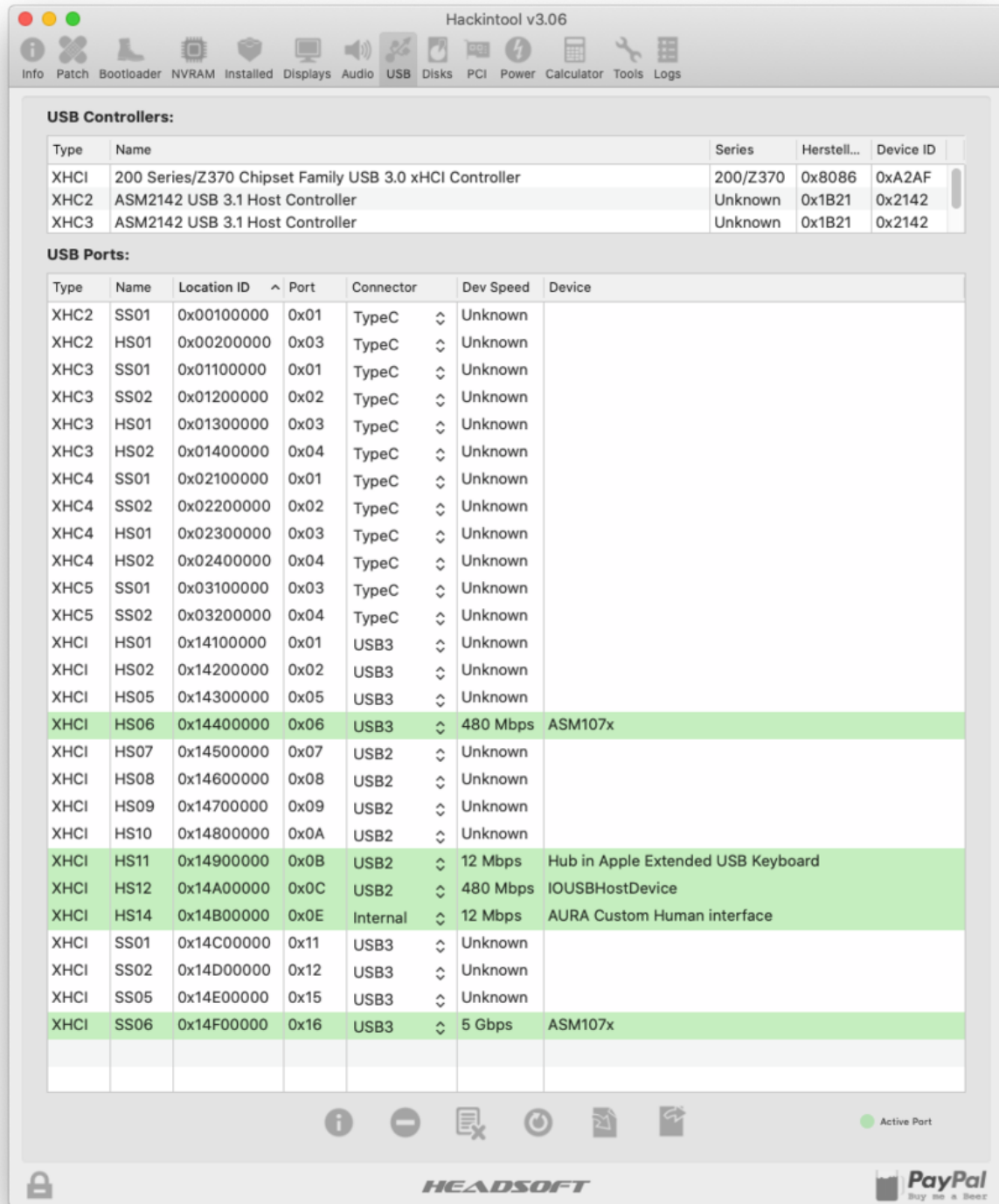
Wenn man oft mit dem HT arbeitet könnte man sich bei bei Verwendung des Schlüsselbundes die Eingabe des Admin Passworts optional merken lassen, so wie es der Kextupdater auch macht.

nur so eine Idee.

---

### **Beitrag von „apfelnico“ vom 10. Februar 2020, 16:03**

Version 3.0.6 ist raus und man kann sortieren. Nach "location-id" ist mein Favorit:



Ich bin sehr zufrieden, hat sich echt gelohnt. Damit ist es viel übersichtlicher und es werden alle vorhandene Ports angezeigt. Sinnvoll ist es dennoch (wie zu sehen), dass man, wenn

mehrere Controller vorhanden, diese auch eindeutig bezeichnet. SSDT oder ACPI-Rename wäre hier das Stichwort.

---

### **Beitrag von „DSM2“ vom 10. Februar 2020, 16:17**

Siehe hierzu auch : [Hackintool \(ehemals Intel FB-Patcher\)](#)

---

### **Beitrag von „bluebyte“ vom 14. Februar 2020, 11:07**

Hackintool 3.1.0 stürzt ab beim Aktualisieren der USB-Ports.

Bei der Version 3.0.9 wurden die USB-Ports wieder falsch angezeigt.

Habe mir jetzt die Version 3.0.6 aus dem Forum geladen. USB-Ports werden wieder richtig angezeigt.

Zumindest was die Namen betrifft.

---

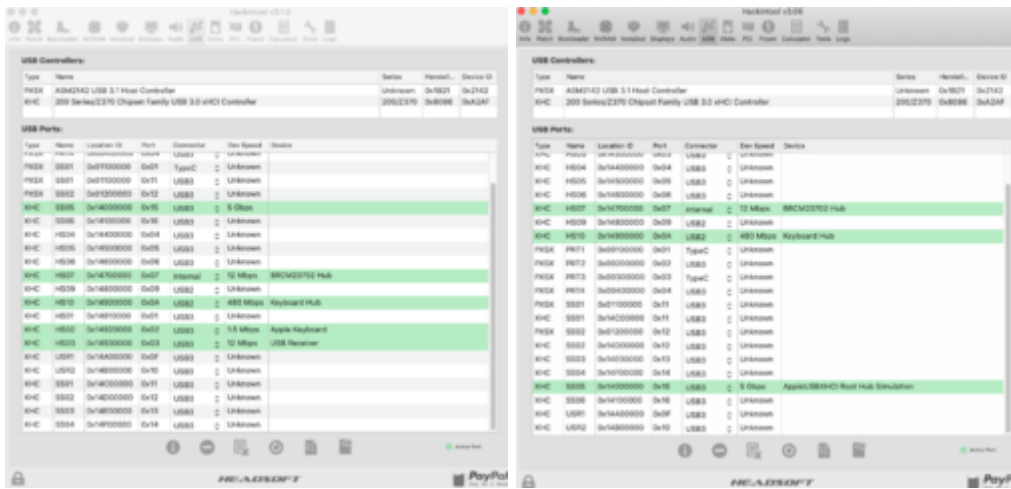
### **Beitrag von „daniel14513“ vom 14. Februar 2020, 13:06**

gibt es eigentlich eine aktualisierte Anleitung, wie man die USB Ports konfiguriert in Verbindung mit OpenCore?

---

### **Beitrag von „NoBody\_0“ vom 14. Februar 2020, 13:10**

[bluebyte](#) außerdem Version 3.1.0 zeigt nicht alle Ports im gegen Teil von 3.0.6



**Beitrag von „apfelnico“ vom 14. Februar 2020, 15:07**

muster48

Du kannst aber bei dir noch scrollen. Von der Länge des Scrollbalkens her könnte es bei beiden gleiche Anzahl sein. Noch mal checken.

Auf jeden Fall unten erst "Clear All" und dann "Aktualisieren". Ansonsten werden mitunter frühere Ansichten angezeigt. Und geht oben auf die Spalten und sortiert es (auf- oder absteigend) nach beliebigen Inhalt. Aufsteigend nach "Location ID" finde ich sinnvoll ...

**Beitrag von „NoBody\_0“ vom 14. Februar 2020, 20:18**

[apfelnico](#)

Ich habe gerade das Tool nochmal heruntergeladen, da ich mittag nur 3.0.6 behalten habe, aber ich kann dir berichten, dass es jetzt alle Ports wie in IOReg zeigt 😊

Vielleicht lag es an Update oder so



danke für deine Meldung

---

### Beitrag von „pstr“ vom 18. Februar 2020, 11:45

[Zitat von pstr](#)

[apfelnico](#) wenn Du den Entwickler ohnehin "am Draht hast", vielleicht ein kleiner Verbesserungsvorschlag den Du eventuell anbringen könntest.

Wenn man oft mit dem HT arbeitet könnte man sich bei bei Verwendung des Schlüsselbundes die Eingabe des Admin Passworts optional merken lassen, so wie es der Kextupdater auch macht.

nur so eine Idee.

[apfelnico](#) .. hattest Du dem Dev diesen Vorschlag weitergegeben oder soll ich das selbst machen ?

---

### Beitrag von „apfelnico“ vom 18. Februar 2020, 11:53

[Zitat von daniel14513](#)

gibt es eigentlich eine aktualisierte Anleitung, wie man die USB Ports konfiguriert in

Verbindung mit OpenCore?

Völlig egal welcher Bootloader. Du erstellst letztendlich eine Kext, in der das Port-Mapping enthalten ist.

[pstr](#)

Nein, hatte ich nicht gemacht. Mir ging es nur um USB voran zu bringen. Hätte dir aber antworten sollen, ist unter gegangen.

---

### **Beitrag von „pstr“ vom 18. Februar 2020, 11:57**

alles klar, ich schreib mal im Insanely

---

### **Beitrag von „apfelnico“ vom 25. Februar 2020, 00:54**

Ist richtig gut geworden:



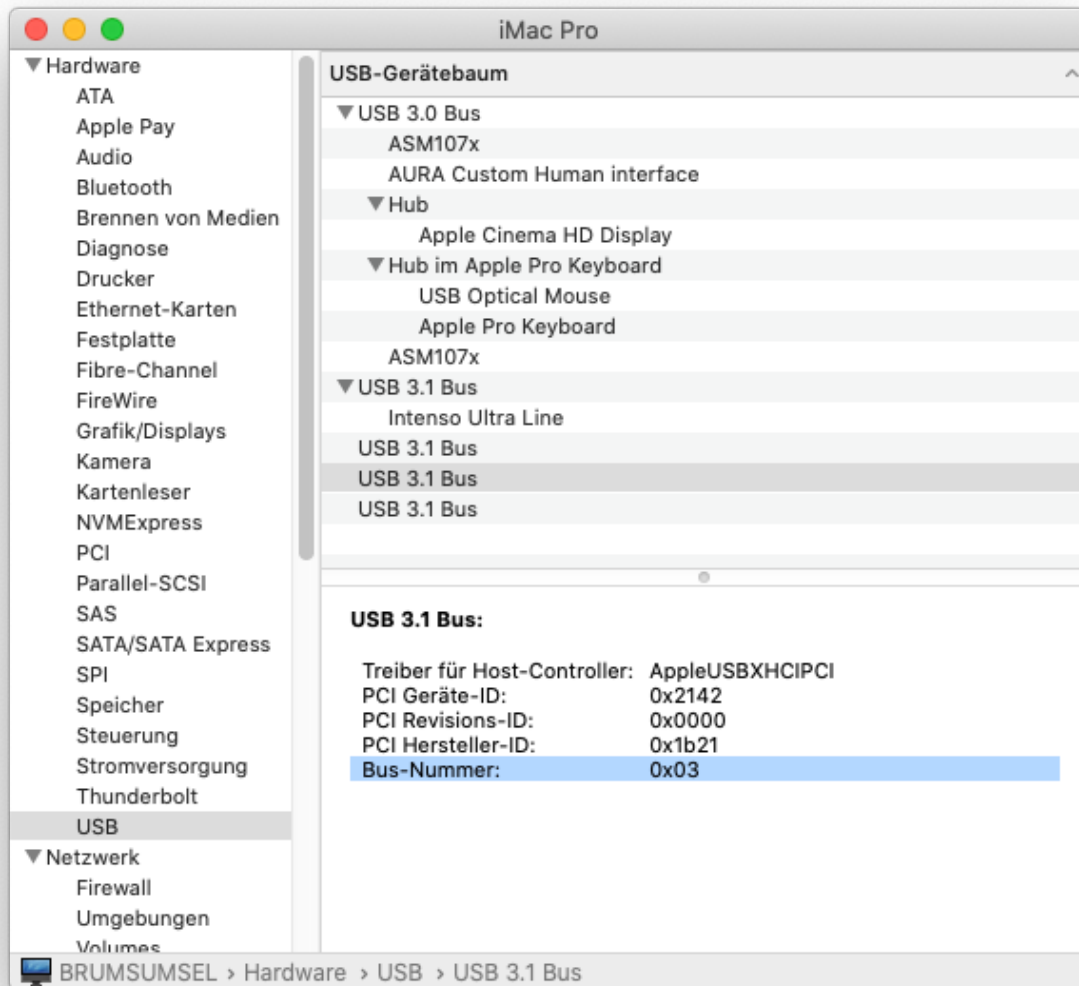
## **Beitrag von „CMMChris“ vom 25. Februar 2020, 01:18**

Die ASMedia Controller werden nun sogar ohne ACPI Rename erkannt.

---

## **Beitrag von „apfelnico“ vom 25. Februar 2020, 01:37**

Finde es ganz sinnvoll, diese zu unterscheiden. Zwei von meinen haben vier Ports, einer nur zwei. Ein sehr schönes "property" habe ich mir vom MacPro7.1 abgeschaut: jeder XHCI-Controller bekommt seine eigene "USBBusNumber" (Wert 0x01, 0x02 etc). Taucht dann hier auf:



Ausserdem bekommen damit sofort alle Ports wunderbar geordnete "Locations-ID", wie du im vorletzten Bild (Screenshot Hackintool) sehen kannst (oder auch IORegistry). Ist schön übersichtlich ...

---

## Beitrag von „DSM2“ vom 25. Februar 2020, 08:15

Schön das mein Dump bei irgendwelchen Sachen behilflich sein kann.

---

## Beitrag von „CMMChris“ vom 25. Februar 2020, 09:19

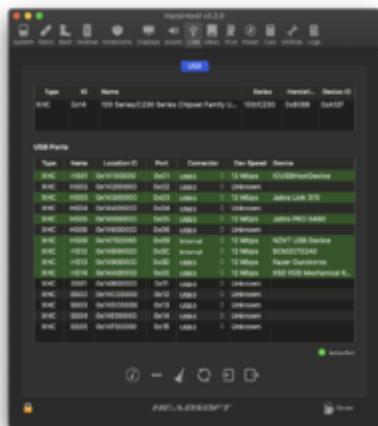
Ich kann den Controller bei mir leider nicht umbenennen. Sobald ich das tue wirft macOS mit ACPI Fehlern um sich und startet nicht mehr.

---

## Beitrag von „ozw00d“ vom 25. Februar 2020, 09:30

[apfelnico](#) gibt es kein Portlimit mehr? ich sehe auch bei deinem screenshot mehr als 15 Ports (27)?

Bei mir sind es obwohl mehr gingen (aber soweit ich das verstehe nicht unterstützt werden) nur 15 mit USBPorts.kext:



---

## Beitrag von „DSM2“ vom 25. Februar 2020, 09:32

Nico hat mehrere Controller und das Limit gilt pro Controller

---

## Beitrag von „ozw00d“ vom 25. Februar 2020, 09:33

DSM2 verstehe also je mehr Controller ich habe desto mehr usb habe ich, bedeutet, das sich der 15Port Limit immer auf den jeweiligen Controller bezieht richtig?

[apfelnico](#) aus reinem Interesse wenn ich auch mehr haben wollen würde, sind die Controller bei dir intern, oder ist das extra hardware und wenn welche?

[CMMChris](#) sorry hab ich wohl überlesen, bin noch nicht wach.

---

## Beitrag von „CMMChris“ vom 25. Februar 2020, 09:34

[Zitat von DSM2](#)

und das Limit gilt pro Controller

Hat er doch geschrieben.

---

## Beitrag von „apfelnico“ vom 25. Februar 2020, 10:22

[ozw00d](#)

XHCI ist der mit den meisten Ports und der immer vorhandene vom Intel Chipsatz (X299). Die XHC2-XHC4 sind von ASMedia und ebenfalls onboard am PCH (USB3.1 Gen2). Lediglich XHC5 ist der USB-Controller, der auf der Thunderbolt3-Karte sitzt, diese ist extra in den Rechner gekommen. Wobei zur Basisausstattung des Boards eine Thunderbolt-Karte gehört. Hatte diese gewechselt.

---

## Beitrag von „NoBody\_0“ vom 25. Februar 2020, 10:39

schöne Grüße [apfelnico](#)

Ich sehe bei dir ASM2142 USB 3.1 Host Controller sind an XHC2-XHC4 gebunden, hast du sie selber mit SSDT umbenannt oder sie sind schon in DSDT so genannt?

Bei mir heißen PXSX (Mainboard ASUS Z270g), also soll ich sie umbenennen oder so lassen?



---

## Beitrag von „apfelnico“ vom 25. Februar 2020, 10:53

muster48

XHC(I) bleibt, die weiteren per SSDT, hier ein Schnipsel:

Code

1. Scope (\\_SB.PC00.RP05)
2. {
3. Scope (PXSX)
4. {
5. Name (\_STA, Zero) // \_STA: Status
6. }
- 7.
8. Device (XHC3)
9. {
10. Name (\_ADR, Zero) // \_ADR: Address

```
11. Method (_DSM, 4, NotSerialized) // _DSM: Device-Specific Method
12. {
13. Local0 = Package (0x1C)
14. {
15. "AAPL,slot-name",
16. Buffer (0x09)
17. {
18. "Built In"
19. },
20.
21. "built-in",
22. Buffer (One)
23. {
24. 0x00 // .
25. },
26.
27. "name",
28. Buffer (0x17)
29. {
30. "ASMedia XHC Controller"
31. },
32.
33. "model",
34. Buffer (0x1B)
35. {
36. "ASMedia ASM3142 USB 3.1 II"
37. },
38.
39. "device_type",
40. Buffer (0x1F)
41. {
42. "USB eXtensible Host-Controller"
43. },
44.
45. "AAPL,clock-id",
46. Buffer (One)
47. {
48. 0x01 // .
49. },
50.
51. "USBBusNumber",
52. 0x03,
```

```
53. "AAPL,current-available",
54. 0x0834,
55. "AAPL,current-extra",
56. 0x0A8C,
57. "AAPL,current-in-sleep",
58. 0x0A8C,
59. "AAPL,max-port-current-in-sleep",
60. 0x0834,
61. "AAPL,device-internal",
62. Zero,
63. "AAPL,root-hub-depth",
64. 0x1A,
65. "AAPL,XHC-clock-id",
66. One
67. }
68. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
69. Return (Local0)
70. }
71. }
72. }
```

Alles anzeigen

---

### **Beitrag von „NoBody\_0“ vom 25. Februar 2020, 10:56**

danke für deine Antwort, ich werde es gleich tun und danach berichten 😊

---

### **Beitrag von „Harper Lewis“ vom 25. Februar 2020, 10:58**

Sind diese AAPL-Properties noch relevant? Ich habe für den Controller ASMedia (noch) drin. Die kUSB...-Properties sind da aber wie beim XHCI-Controller ebenfalls zu sehen (injiziert per SSDT-USBX).

---

