



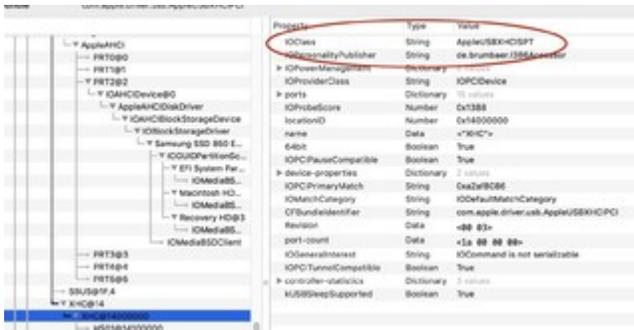
Hoffe jemand hat noch eine Idee - vielen Dank!

---

## Beitrag von „Brumbaer“ vom 20. Juli 2018, 15:34

Welcher Treiber wird geladen ?

Überprüfe die IOClass in IOReg.



---

## Beitrag von „Maddeen“ vom 20. Juli 2018, 18:34

Hi,

hier der Screen - ist auf jeden eine andere als deine .... \*Hoffnung\* 😊

---

## Beitrag von „Brumbaer“ vom 20. Juli 2018, 19:04

Falscher Treiber.

Lege das Kext aus dem Anhang in den Other Ordner deiner EFI Partition.

Nach einem Neustart sollte es gehen.

---

### **Beitrag von „Maddeen“ vom 20. Juli 2018, 19:56**

Leider nein, Kext wird lt. bootlog erkannt, aber keine Veränderung.

Zitat

```
6:080 0:012 Use origin smbios table type 1 guid.  
6:096 0:016 Preparing kexts injection for arch=x86_64 from EFI\CLOVER\kexts\Other  
6:096 0:000 Extra kext: EFI\CLOVER\kexts\Other\Z270USB.kext (v.<null string>)
```

Kurzer Hinweis, da es mich leicht verwirrt -- deine Datei ist für den **Z270** Chipsatz - mein Hero VIII ist aber **Z170**

---

### **Beitrag von „Brumbaer“ vom 20. Juli 2018, 20:03**

Sorry, ich dachte du hättest einen Z270. Dann hilft es nicht und der Treiber passt sowieso.

---

### **Beitrag von „kuckkuck“ vom 20. Juli 2018, 20:03**

Schick mal bitte eine gesicherte IOReg Datei, dann kann [@Brumbaer](#) die richtige device-id des XHCI eintragen...

[BIOS settings](#) hattest du soweit nochmal überprüft?

Edit: Wenn der passende Z170 Treiber bereits geladen wird, dann hat sich das wohl erübrigt...

---

### **Beitrag von „Brumbaer“ vom 20. Juli 2018, 20:07**

Sorry, ich dachte du hättest einen Z270. Dann hilft es nicht und der Treiber passt auch zur PCIId.

Lade bitte mal die IOReg hoch, vielleicht sieht man was in den einzelnen Einträgen.

Hat sich mit [@kuckkucks](#) Antwort überschritten

---

### **Beitrag von „al6042“ vom 20. Juli 2018, 20:12**

Ich bin irritiert.... auf meiner Skylake-Holzbox ist auch der AppleUSBXHCISPT am Rennen. Das Gleiche gilt beim Original MBP13,3...

Der Grund das bei [@Maddeen](#) der AppleUSBXHCILPTH geladen wird, muss woanders liegen...

---

### **Beitrag von „Maddeen“ vom 20. Juli 2018, 20:16**

Hi,  
hier der IOREG...

Bzgl. BIOS - nein - habe ich nicht kontrolliert. Hab ja nichts geändert seit Monaten. Welche

Einstellung wäre denn wenn überhaupt relevant?

---

**Beitrag von „Brumbaer“ vom 20. Juli 2018, 20:38**

[@al6042](#)

Es hängt vom Chipsatz ab. Oben ist die 0c8C318086 zu sehen und im Kext ist für diesen Controller LPTH festgelegt:

Key	Type	Value
AppleUSBXHCILPTH	Dictionary	(7 items)
CFBundleIdentifier	String	com.apple.driver.usb.AppleUSBXHCIPCI
IOClass	String	AppleUSBXHCILPTH
IOCPIDisableCompatible	Boolean	YES
IOCPIDisableMatch	String	0x8c318086
IOCPIDisableTunnelCompatible	Boolean	YES
IOProbeScore	Number	1000
IOProviderClass	String	IOPCIDevice
AppleUSBXHCILPTHB	Dictionary	(7 items)

[@Maddeen](#)

Es stimmt was mit deiner Portzuordnung nicht. Laut ACPI hast du 10 HS und 6 SS Ports.

Die HS Ports haben die Nummern 1 bis 10 (0xA)

Die SS Ports haben die Nummern 13 (0x0D) bis 18 (0x12).

Allerdings machst du eine andere Zuweisung 14 HS Ports und 6 SS Ports und die SS Ports haben die Nummern 17 folgende.

Das passt nicht. Irgendwo hast du irgendwas verbogen. Muss erst nachschauen was richtig ist. Dauert ein paar Minuten.

Ok, auch laut Asus hat dein Board einen Z170 Chipsatz. Dessen XHC Controller hat die PCIID A12F8086.

Da dein IOReg aber 8c318086 behauptet wird der falsche Treiber geladen und deshalb geht nur wenig.

Du hast irgendwo eine FakeID definiert in Clover, einer SSDT oder über ein FakePCIID Kext oder wo auch immer.

Finden und rausnehmen, dann sollte es gehen.

---

**Beitrag von „Maddeen“ vom 20. Juli 2018, 21:07**

Erstmal Danke Brumbaer,  
rein logisch kann ich dir auch folgen, aber ich habe keine Ahnung wo ich suchen soll.

Ich habe dir mal alles hochgeladen, was relevant sein könnte.

Das einzig interessante was ich direkt gesehen habe, ist dass ich die o.a. PCIdd wieder erkannt -- und zwar in der SSDT-USB die ich nach RehabMans Anleitung gebaut habe. (siehe anlage)

Hier mal der Auszug aus der .dsl Source

Code

1. Name (\_HID, "UIA00000")
2. // "RehabManConFiguration"
3. Name (RMCF, Package ())
4. {
5. // XHC overrides for 100-series boards
6. "[size=12][b]8086\_a12f[/b][[/size]", Package())

Die DSDT hat mir damals netterweise AL6042 gebaut .. danach lief es auch ... aber irgendwas muss sich in der Zwischenzeit geändert haben

In der SSDT ist wohl nur das PowerManagement für meine CPU.

Das war es dann auch schon im Order ACPI/patched

Bei den Kext und drivers64UEFI sind folgende drin - siehe Screenshot. Alle aktuell.

Und dann noch die config.plist

Das Problem ist, dass ich (wie man ja oben merkt) kaum was selber gemacht habe - alle kexts sind OOTB. Nur die SSDT-USB (von mir) und die DSDT (von AL6042) sind "custom"

Wie erwähnt, ist die normale SSDT.aml von einer Tomaten-Source speziell für meine CPU. Nutze ich aber auch schon seit Tag 1.

Daher wüsste ich jetzt nicht, wo die FakeID hinterlegt ist - und bin noch mehr verwirrt, weil ja in der SSDT-USB offensichtlich die richtige steht - auch wenn die Reihenfolge etwas anders ist. 8086\_a12f anstatt a12f8086 - aber ich gehe jetzt mal davon aus, dass man das so in der .dsl

schreiben muss, damit es in der .aml später korrekt umgesetzt werden kann.

---

### **Beitrag von „al6042“ vom 20. Juli 2018, 21:14**

Da ist auch schon der Fehler...

Ich hatte damals die "device-id" drinnen gelassen:

Code

1. "device-id",
2. Buffer (0x04)
3. {
4. 0x31, 0x8C, 0x00, 0x00
5. },

Versuche es mal mit beiliegender Version...

---

### **Beitrag von „Maddeen“ vom 20. Juli 2018, 21:37**

Ok, wir nähern uns 😊

Immerhin zucken die USB3 Ports jetzt im iOReg (siehe Screen)

Der Treiber ist jetzt auch korrekt (siehe Screen)

ABER - das Volumen (sofern USB3 Device) wird im Diskmanager nur deaktiviert angezeigt und kann auch nicht aktiviert werden.

An USB2 Ports das gleiche. USB3 device poppt in IOREG auf, aber der diskmanager aktiviert es nicht 😞

Habe auch noch mal USB Config im BIOS gecheckt-- also so wie es war - Legacy USB deaktiviert und diese USB Mouse Simulator (ist wohl der neue Name für das XHCI Handshake)

auch auf deaktiviert. Wenn der aktiviert ist, bootet das System nicht. Da hat ASUS nur was bei einem [BIOS Update](#) geändert.

#### Update 1:

jetzt krieg ich ne kernelpanic.

Keine Ahnung warum der erste Boot funktioniert hat und jetzt der zweite nicht.

Ich dreh mal wieder alles auf Anfang und auch ohne SSDT-usb von mir. Dann ist das System so, wie du (al6042) es damals eingestellt hat und ich ändere nur die dsdt die du vorhin hochgeladen hast.

Melde mich wieder ...

#### Update 2

Auch das zurück spielen der alten config bringt mich leider nicht weiter

Anbei die Bilder zur kernelpanic. 😞

Ich krieg hier noch die Pimpfellen

Ich versuch jetzt mal ein Full recovery via CCC

### **UPDATE 3**

Die Wiederherstellung durch CCC war zu mindestens was das Gesamtsystem angeht, erfolgreich.

Boot funktioniert wieder.

Ich habe jetzt alles was ich rumgebastelt habe (SSDT-USB + deaktivieren bestimmter Ports via bootflag) **zurück gebaut.**

Systemkonfig sieht jetzt wie folgt aus

- 1) DSDT von AL6042 (die er oben für mich angepasst hat) -> Treiber lt. IOREG sind korrekt --> AppleUSBXHCISPT
- 2) SSDT für CPU-Management (für Review siehe Posts weiter oben als Anlage)
- 3) alte SSDT/DSDT umbenannt für ggf. notwendigen Rollback (siehe Screen #4)
- 4) Drivers64UEFI gleicher stand wie oben im Bild
- 5) kexts gleicher Stand wie oben im Bild
- 6) PortLimit KextToPatch wieder hinzugefügt
- 7) Durch den Wegfall der SSDT-USB und der Bootflags sind natürlich jetzt wieder 20+ Ports inkl. USR1-2 (was auch immer das ist 😊 ) in IOREG (neuer Dump anbei + Screen)

#### **Problem ist aber weiterhin identisch.**

Sprich USB2 Geräte gehen an allen Ports (USB3 und 2)

USB3 Geräte gehen an keinem Port. IOREG+Diskmanager erkennt zwar was, aber das aktivieren des Gerätes ist nicht möglich.

Anbei noch ein paar ggf- relevante CloverConfig-Screens und der Bootlog

Hoffe jemandem fällt noch irgendwas ein

---

### **Beitrag von „Brumbaer“ vom 21. Juli 2018, 11:14**

ACPI und IOService passen immer noch nicht zueinander.

Leere den ACPI/patched Ordner. Es gibt erstmal keinen Grund eine SSDT/DSDT Änderung für einen Z170 vorzunehmen.

Starte neu und poste die IOReg und die aktuelle config.plist.

---

### **Beitrag von „Maddeen“ vom 21. Juli 2018, 13:20**

So,



DANKE läuft!!!

ABER - jetzt hätte ich noch ein paar Fragen fürs Selbststudium, damit ich die Zusammenhänge mal verstehe und weiter lerne.

1) Warum musste ich früher die SSDT unbedingt haben? Die SSDT, die ja nur für CPU Powermanagement da ist, macht von der Beschreibung (Turbo, Sleep usw) her ja schon Sinn.

Ich habe natürlich jetzt keinen Vergleich, ob meine CPU ans Maximum geht (inkl. Turbo-Modus) und weiß jetzt nicht, ob die wirklich für mich notwendig ist.

Die Source war der Mulder von den Tomaten

Code

1. Zitat: At this point CPU power saving is not fully configured, which may cause problems with heating and/or sleep mode. To fix use the SSDT.

2) Ich weiß, AL6042 hatte mir damals netterweise mit der DSDT ein anderes Problem (ggf. AirPlay-Ruckeln/Hardwarebeschleunigung - bin mir nicht mehr sicher) gelöst. Aktuell scheint aber alles sauber zu laufen, inkl. Hardwareencoding. 😞 -Tilt?!?

3) Die USB Sticks wurden bei der ersten Verwendung nach dem Löschen des Inhalts von ACPI/Patched und löschen NVRAM usw. trotzdem nicht aktiviert.

Ich habe dann testweise mal neu formatiert - und schwupps - läu. 😞 Das war jetzt mit 2x USB3 Sticks und einer USB3 ext. HDD der Fall. Mehr USB3 Geräte hab ich jetzt nicht.

Aber die Chance, dass alle 3 Geräte "korrupt" waren ist gleich null, da ich auf die ext. alle x-Wochen mal ein separates Backup überspiele (letzte bei 10.13.4 - lief einwandfrei) und die Sticks auch regelmäßig genutzt habe.

Sowas krieg ich nicht in meinem Kopf 😊

4) Jetzt könnte ich ja (wenn ich mal wieder langeweile habe) das USB Thema mit einer SSDT dauerhaft lösen - oder würdest du davon abraten und weiterhin die x-ig Änderungen im PortLimit umsetzen?

5) Anbei noch mal ein neuer IOREG - kannst du bitte nur noch mal abschließend gucken, ob jetzt alles mit ACPI und IOService klappt?

Ansonsten noch mal herzlichen Dank und einen sonnigen Samstag!!

---

## Beitrag von „Brumbaer“ vom 21. Juli 2018, 15:19

Wir sprechen über Desktops. Bei Laptops mag es anders sein.

Im Normalfall ist für keinen der neuer Prozessoren und einem neueren System eine SSDT für

das PM notwendig. Ich nehme an es ist ein Überbleibsel aus alten Tagen. Man hat es halt schon immer so gemacht.

Das Gleiche gilt für eine DSDT. Für gewöhnlich lassen sich alle Probleme über Clover oder ein Kext lösen. Oft basieren die Lösungen (Kext, Clover, DSDT) auf dem selben Vorgehen. Der Nachteil der DSDT ist es, dass sie mglw. nur für die BIOS Version und dessen Einstellungen zum Zeitpunkt der Erstellung der DSDT gültig ist. Ändert man Einstellungen oder macht ein [BIOS Update](#), wird die DSDT mglw. ungültig und passt nicht mehr zum System.

Bezüglich USB:

Da du USBInjectAll verwendest, würde ich den Limit Patch rausnehmen und den uia\_exclude Boot Parameter verwenden um die "unnötigen" USB Ports abzuwählen.

Mein persönlicher Favorit ist es allerdings USBInjectAll zu löschen und ein eigenes Kext zu erstellen wie in [Kext as Kext can oder USB 3.0 ohne USBInjectAll](#) beschrieben. Den Teil mit dem Treiber brauchst du nicht, da das Z170 von macos unterstützt wird.

---

## Beitrag von „kuckkuck“ vom 21. Juli 2018, 16:05

### [Zitat von Maddeen](#)

mit der DSDT ein anderes Problem (ggf. AirPlay-Ruckeln/Hardwarebeschleunigung - bin mir nicht mehr sicher) gelöst.

Die IGPU scheint nicht mehr connectorless zu sein... (Oder du benutzt IntelGraphicsFixUp/die neuestes WEG.kext, dann passt alles) Es kann sein, dass du mit einer Konfiguration ohne headless oder GraphicsFixUp, Probleme mit Encoding oder Decoding bekommst.

### [Zitat von Maddeen](#)

Jetzt könnte ich ja (wenn ich mal wieder langeweile habe) das USB Thema mit einer SSDT dauerhaft lösen - oder würdest du davon abraten und weiterhin die x-ig Änderungen im PortLimit umsetzen?

Ich persönlich würde dir auf jeden Fall von einer Lösung die nur auf dem PortLimit Patch beruht abraten.

Ungenauigkeiten in den \_UPC Methoden der USB Ports im ACPI können dafür sorgen, dass bestimmte Ports als deaktiviert oder nicht vorhanden an das OS übermittelt werden. Wenn das bei dir der Fall ist, solltest du USBInjectAll mit einer passenden SSDT (und passenden Connector-Types) nutzen, denn somit wird dieses Problem behoben.

Sollten aber alle vorhandenen Ports dem OS auch als aktiv übermittelt werden (und du hast somit keine Problem mit \_UPC), empfiehlt sich die von Brumbaer verlinkte Variante am meisten, denn UIA geht was manches angeht auch bisschen mit der Brechstange vor.

#### Zitat von Maddeen

Ich habe natürlich jetzt keinen Vergleich, ob meine CPU ans Maximum geht (inkl. Turbo-Modus) und weiß jetzt nicht, ob die wirklich für mich notwendig ist.

Laut IOReg wird für deine CPU das ACPI\_SMC\_PlatformPlugin geladen. Hier wäre das X86PlatformPlugin geeigneter. Die SSDT sorgt dafür, dass dieses geladen wird, das ganze geht aber auch einfacher. Du musst in deiner config.plist im ACPI Bereich lediglich den Haken bei PluginType setzen und alles sollte soweit passen. Ob die CPU soweit richtig taktet, kannst du zB mit dem HWMonitor oder dem Log des Intel Power Gadgets herausfinden.

#### Zitat von Maddeen

5) Anbei noch mal ein neuer IOREG - kannst du bitte nur noch mal abschließend gucken, ob jetzt alles mit ACPI und IOService klappt?

Ein paar Kleinigkeiten gibts hier noch.

- Dein Hacky besitzt kein EC-Device. Dieses sorgt jedoch für genug Strom an den USB Ports. Deswegen ist im Anhang eine SSDT, die dieses EC Gerät faked, damit deine Ports mehr Strom erhalten.
- Dein LPC-Gerät ist Apples Treibern nicht bekannt. Der AppleLPC lädt nicht richtig. Hier empfiehlt es sich einen Treiber von ähnlicher, bekannter Hardware zu laden. Das geht mit einer SSDT, eventuell hilft es aber auch bereits in config/ACPI einen Haken bei FakeLPC zu setzen.
- Ich glaube dein Mainboard hat 2 SATA Controller. Für einen der beiden (Intel) wird der richtige Treiber geladen, für den anderen (ASM1062 SATA) der generic Treiber. AppleAHCIPort kennt soweit ich weiß kein AsMedia. Wenn alles soweit funktioniert ist's gut, ansonsten muss man nochmal etwas experimentieren.

- Im IOReg ist ein SMBus vorhanden, aber ebenfalls kein Treiber. Ähnlich wie bei LPC, hilft hier vielleicht der Haken bei FixSBUS in der config.

---

### **Beitrag von „Harper Lewis“ vom 21. Juli 2018, 16:49**

Ich habe gerade nochmal nachgesehen: Auf einem echten iMac17,1 wird kein Treiber für das LPCB-Gerät geladen. Das sagt mir zumindest der IOReg-Dump.

---

### **Beitrag von „kuckkuck“ vom 21. Juli 2018, 17:12**

Hab gerade auch nochmal nachgeschaut, für 10 series scheinen wirklich auch keine IDs hinterlegt zu sein. Könnte in Indiz dafür sein, dass hier kein Treiber mehr benötigt wird.

Ich bin mit meinen Systemen da noch ein paar Generationen hinterher, war gewohnt, dass der LPC einige Aufgaben übernimmt und der Treiber nötig ist, aber ist ja interessant zu wissen...

---

### **Beitrag von „Maddeen“ vom 21. Juli 2018, 23:28**

Klasse und vielen Dank für die tatkräftige Hilfe.

Doofe frage..Ich kann die usb ports auch direkt im Mainboard disable / macht das ggf die Nutzung einer spezifischen SSDT für usb obsolete? Immerhin kann ich ja so direkt beim boot auf max. 15 ports reduzieren

---

### **Beitrag von „kuckkuck“ vom 22. Juli 2018, 02:25**

### Zitat von Maddeen

Immerhin kann ich ja so direkt beim boot auf max. 15 ports reduzieren

Naja, die Option im BIOS wird wahrscheinlich vorallem real vorhandene Ports deaktivieren können. Das Problem, dass wir mit macOS haben, ist ja eher, dass sich hier nicht vorhandene Ports einschleichen, die zwar im ACPI aufgeführt, aber eigentlich als inaktiv deklariert sind. Das heißt, das Deaktivieren einzelner Ports im BIOS wird dir hier wahrscheinlich nicht so viel helfen



Auch bietet eine SSDT oder eigene Kext die Möglichkeit Ports noch etwas genauer zu definieren (UsbConnector), was durchaus sinnvoll ist.

---

### **Beitrag von „Maddeen“ vom 22. Juli 2018, 12:02**

Nochmal vielen Dank für die detaillierten Infos - gehe die gerade noch mal durch

USB --> besser SSDT, als Patch verwenden --> wird bei Zeiten gemacht. CHECK!

### Zitat

Die IGPU scheint nicht mehr connectorless zu sein... (Oder du benutzt IntelGraphicsFixUp/die neustes WEG.kext, dann passt alles) Es kann sein, dass du mit einer Konfiguration ohne headless oder GraphicsFixUp, Probleme mit Encoding oder Decoding bekommst.

Also AirPlay funktioniert tadellos. Ich nutze die IntelGraphicsFixUp und NvidiaGraphicsFixUp. Also alles im Lot, oder? 😞

### Zitat

Laut IOReg wird für deine CPU das ACPI\_SMC\_PlatformPlugin geladen. Hier wäre das X86PlatformPlugin geeigneter. Die SSDT sorgt dafür, dass dieses geladen wird, das

ganze geht aber auch einfacher. Du musst in deiner config.plist im ACPI Bereich lediglich den Haken bei PluginType setzen und alles sollte soweit passen. Ob die CPU soweit richtig taktet, kannst du zB mit dem HWMonitor oder dem Log des Intel Power Gadgets herausfinden.

Hab ich getestet - nur weiß ich nicht, was jetzt besser ist. Mit dem ACPI hatte die Frequenz eine Bandbreite von 1300 bis 4000MHz. Nach der Aktivierung des PluginType durchgehend 3900MHz. Egal ob idle oder nicht.

Anbei mal ein paar Screens und Logs vom PowerGadget. Filename = genutzter Treiber. Die dauerhaften Peaks (für ein paar Sekunden) im Bild sind von mir via command ausgelöst worden, damit ich sehe, bis wohin die CPU hochdreht.

Dafür ist unter Systemeinstellungen/Energiesparen wieder PowerNap usw. verfügbar. Mit dem ACPI waren dort nur zwei Einträge (Ruhezustand Festplatten und WoL)

Lt. Geekbench4 ist auch nicht wirklich was passiert. Mit ACPI SingleCPU=5100 und MultiCPU=15816 --- Mit x86 liegt der sCPU=5116 und mCPU=15591

#### Zitat

Dein Hacky besitzt kein EC-Device. Dieses sorgt jedoch für genug Strom an den USB Ports. Deswegen ist im Anhang eine SSDT, die dieses EC Gerät faked, damit deine Ports mehr Strom erhalten.

Alles klar - teste ich, wenn das CPUmgmt korrekt ist. Mir reicht eine Baustelle, sonst verstehe ich die Wechselwirkungen wieder nicht 😊

#### Zitat

Dein LPC-Gerät ist Apples Treibern nicht bekannt. Der AppleLPC lädt nicht richtig. Hier empfiehlt es sich einen Treiber von ähnlicher, bekannter Hardware zu laden. Das geht mit einer SSDT, eventuell hilft es aber auch bereits in config/ACPI einen Haken bei FakeLPC zu setzen.

Auf Grund der nachfolgenden Infos von Kuckuck und Harper ist das ja nicht mehr nötig (wenn ich euch richtig verstanden habe)

Zitat

Ich glaube dein Mainboard hat 2 SATA Controller. Für einen der beiden (Intel) wird der richtige Treiber geladen, für den anderen (ASM1062 SATA) der generic Treiber. AppleAHCIPort kennt soweit ich weiß kein AsMedia. Wenn alles soweit funktioniert ist's gut, ansonsten muss man nochmal etwas experimentieren.

Korrekt, aber die HDD die am ASMedia dran hängt, läuft einwandfrei bzw. wird im OS auch erkannt. Ich habe für die aber auch den folgenden Kext hinterlegt --> AHCI\_3rdParty\_SATA

Zitat

Im IOReg ist ein SMBus vorhanden, aber ebenfalls kein Treiber. Ähnlich wie bei LPC, hilft hier vielleicht der Haken bei FixSBUS in der config.

Auch diesen Haken würde ich erst versuchen, wenn das CPUmgmt korrekt ist und ich diese Baustelle abschließen kann.

---

**Beitrag von „kuckkuck“ vom 22. Juli 2018, 12:55**

### Zitat von Maddeen

Nach der Aktivierung des Plugintype durchgehend 3900MhZ. Egal ob idle oder nicht.

Die CPU taktet egal was, immer auf 3,9 GHz?

Hmm, dann probiers doch nochmal mit einer SSDT oder den config Optionen Generate P und C States. Ich weiß ohne Nachforschungen gerade nicht genau ob die hinterlegten States derSSDT oder Clover einen Effekt auf deine CPU haben. Generierst du die States durch Clover,musst du wahrscheinlich noch die OEM SSDTs CpuPm und Cpu0Ist (bzw alle CPUPmbetreffenden) dropfen.

---

### **Beitrag von „Maddeen“ vom 22. Juli 2018, 14:43**

Also ich hatte jetzt noch ca. 15 Minuten beobachtet - im Minimum geht die CPU (bei x86plattform) nicht unter 3,1GhZ.

Und wie man sieht war es ja vorher ein auf und ab, mit einer großen Bandbreite von 1,3 bis 4,0GhZ.

Ich werd noch mal gucken,was die SSDT von Mulder macht. Die ist ja angeblich genau für meinen i5 6600k.

Bin aber jetzt erstmal afk - Kind will und Schwimmbad. Bis später

UPDATE1: Also die SSDT lädt den gleichen Treiber (X86Plattform) scheint aber mehr Bandbreite zu haben, wie die Frequenzen gesetzt werden.

Anbei ein Screen - immerhin gelegentlich auf 1,xx runter - relativ häufig so um die 2,50GhZ und den Rest immer um die 3,50GhZ.

Da der Sleep (jedenfalls der 5-Minütige Testsleep) einwandfrei funktioniert und ich mit der Temperatur keine Probleme habe, soll mir das auch genügen.

Ist ja eh nen Desktop und muss keine Energiesparen. 😊

Also zum nächsten Punkt

### Zitat

Im IOReg ist ein SMBus vorhanden, aber ebenfalls kein Treiber. Ähnlich wie bei LPC,

hilft hier vielleicht der Haken bei FixSBUS in der config.

Hier hatte ich ganz vergessen zu fragen, was überhaupt ein SMBus ohne Treiber für Konsequenzen hat. Oder anders - was bringt der Treiber genau? 😊

Danke und schöne Woche