

**Erledigt**

## **Sleep schaltet USB Ports stromlos.**

**Beitrag von „enjoylinus“ vom 3. Juli 2017, 10:41**

Hallo liebe Community,

leider ist mir aufgefallen, dass alle USB Ports stromlos geschaltet werden, sobald der Rechner in den Ruhezustand geht.

Das ist in sofern ungünstig, weil sämtliche USB Festplatten, Sticks usw. unfreiwillig ausgeworfen werden.

Hat jemand von euch eine Erklärung für das Problem?

Vielen Dank im Voraus und einen guten Start in die Woche!

*Habe es bereits hinbekommen. Ich habe im Bios 'Internal CPU PLL Overvoltage' deaktiviert. Seitdem scheint es zu funktionieren 😊*

---

**Beitrag von „griven“ vom 9. Juli 2017, 21:22**

Ansonsten kann bzw. sollte man den USB Ports in der DSDT aber auch die entsprechenden DSM Methoden mitgeben die OS-X sagen wie es mit den USB Ports umgehen soll. Hier mal ein Beispiel (Intel Series 7 also passend zu Deinem Chipsatz):

Code

1. Method (\_DSM, 4, NotSerialized) // \_DSM: Device-Specific Method
2. {
3. Store (Package (0x17)
4. {
5. "AAPL,clock-id",

```
6. Buffer (One)
7. {
8. 0x02
9. },
10.
11.
12. "AAPL,slot-name",
13. "Built In",
14. "name",
15. "Intel EHCI Controller",
16. "model",
17. Buffer (0x3E)
18. {
19. "Intel 7 Series Chipset Family USB Enhanced Host Controller #1"
20. },
21.
22.
23. "device_type",
24. Buffer (0x0F)
25. {
26. "USB Controller"
27. },
28.
29.
30. "AAPL,current-available",
31. 0x0834,
32. "AAPL,current-extra",
33. 0x0A8C,
34. "AAPL,current-in-sleep",
35. 0x03E8,
36. "AAPL,current-extra-in-sleep",
37. 0x0834,
38. "AAPL,max-port-current-in-sleep",
39. 0x0A8C,
40. "AAPL,device-internal",
41. 0x02,
42. Buffer (One)
43. {
44. 0x00
45. }
46. }, Local0)
47. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
```

48. Return (Local0)  
49. }  
50. }

Alles anzeigen

---

### **Beitrag von „kuckkuck“ vom 9. Juli 2017, 21:29**

[@griven](#) das funktioniert so leider inzwischen nicht mehr, das ganze wird inzwischen über den USBHostFamily.kext gesteuert und bei den neuesten Macs über ein Device namens USBX in der DSDT.

---

### **Beitrag von „griven“ vom 9. Juli 2017, 21:35**

Dann ist mein Z77-DS3H wohl sowohl unter Sierra als auch unter HighSierra die rühmliche Ausnahme?

Denn hier funktioniert das sowohl unter Sierra als auch unter HighSierra bestens !?!?

---

### **Beitrag von „kuckkuck“ vom 9. Juli 2017, 22:04**

Das kommt drauf an... Was steht denn im Systembericht unter USB-->Strom bei Geräten die mehr als die 500ma brauchen bei den zusätzlichen Stromstärken? Der DSDT Patch ist inzwischen unnötig, die Steuerung über die Kext muss nur in manchen Fällen erst aktiviert werden. Das ganze läuft nämlich nur wenn MacOS einen Embedded Controller mit dem Namen "EC" finden kann. Wenn dies nicht der Fall ist und der Embedded Controller entweder nicht vorhanden, oder im ACPI sowas wie EC\_0 heißt, schlägt das ganze nicht an. Ob es anschlägt lässt sich ganz leicht herausfinden, indem man schaut ob im IOReg ein Device namens AppleBusPowerControllerUSB zu finden ist. Dieses erscheint nur bei einem vorhandenen und richtig benannten EC.

---

## Beitrag von „Plauze“ vom 10. Juli 2017, 16:50

Hallo,

ich habe genau das selbe Problem und wollte kein neue Thread aufmachen.  
Wie wäre denn die Lösung für mein Board?

### [Zitat von enjoylinus](#)

*Habe es bereits hinbekommen. Ich habe im Bios 'Internal CPU PLL Overvoltage' deaktiviert. Seitdem scheint es zu funktionieren 😊*

Diese Einstellung bietet mein Bios nicht an.

Bei mir gibt es eine Namentlich ähnliche Funktion "CPU Core PLL Overvoltage (+mv)".

Doch sehe ich da keinen Zusammenhang, was hat die CPU Versorgung mit den USB´s am Hut?