

# IntelLucy für Intel X500 10Gbit Ethernet Adapter

Beitrag von „Mieze“ vom 28. April 2024, 14:30

Ich habe mir jetzt ein neues Testsystem (Gigabyte Z270 Gaming K3) zusammengebaut in dem die Karte funktioniert und habe die manuelle Auswahl der Verbindungsgeschwindigkeit getestet. Mit Z-Chipsätzen scheint es keine Probleme zu geben, wohingegen sparsame Boards mit H- oder B-Chipsätzen und knapp dimensionierten Spannungswandlern eher ungünstige Voraussetzungen für die Karte bieten.

Um Log-Meldungen vom Treiber zu bekommen muss man ihn in /Library/Extensions/ installieren und [SIP](#) ausschalten, was ich natürlich nicht auf eine Produktionssystem machen wollte, daher das neue Testsystem.

Die manuelle Auswahl der Verbindungsgeschwindigkeit funktioniert nicht, da die Verbindung immer mit der maximalen Geschwindigkeit, die von der Gegenseite unterstützt wird, aufgebaut wird, egal was man auswählt. Seltsam ist, dass das Auslesen der entsprechenden Chip-Register keine sinnvollen Daten liefert und Schreibzugriffe keine Auswirkung zeigen. Entweder gibt es hier noch einen Fehler im Code, oder aber die Firmware unterbindet den Zugriff, wobei letztere Alternative am wahrscheinlichsten erscheint, da bei einem groben Fehler zu erwarten wäre, dass überhaupt keine Verbindung aufgebaut werden könnte.

Egal, ich werde der Sache jedenfalls auf den Grund gehen und eine Lösung finden.

EDIT: Die Debug-Meldungen bestätigen, dass die Initialisierung nicht korrekt verläuft, da offensichtlich vergessen wurde den PHY zu identifizieren. Dadurch funktionieren Zugriffe im weiteren Verlauf natürlich nicht wie geplant. Weil ich anfangs nur Karten mit SFP-Slots zur Verfügung hatte und dort die Initialisierung ganz anders abläuft, ist mir das bei meinen Tests natürlich nicht aufgefallen. Jedenfalls weiß ich jetzt, wo ich den Fehler suchen muss.