

# Projekt Asus X99 Deluxe 2 in NEU und OC

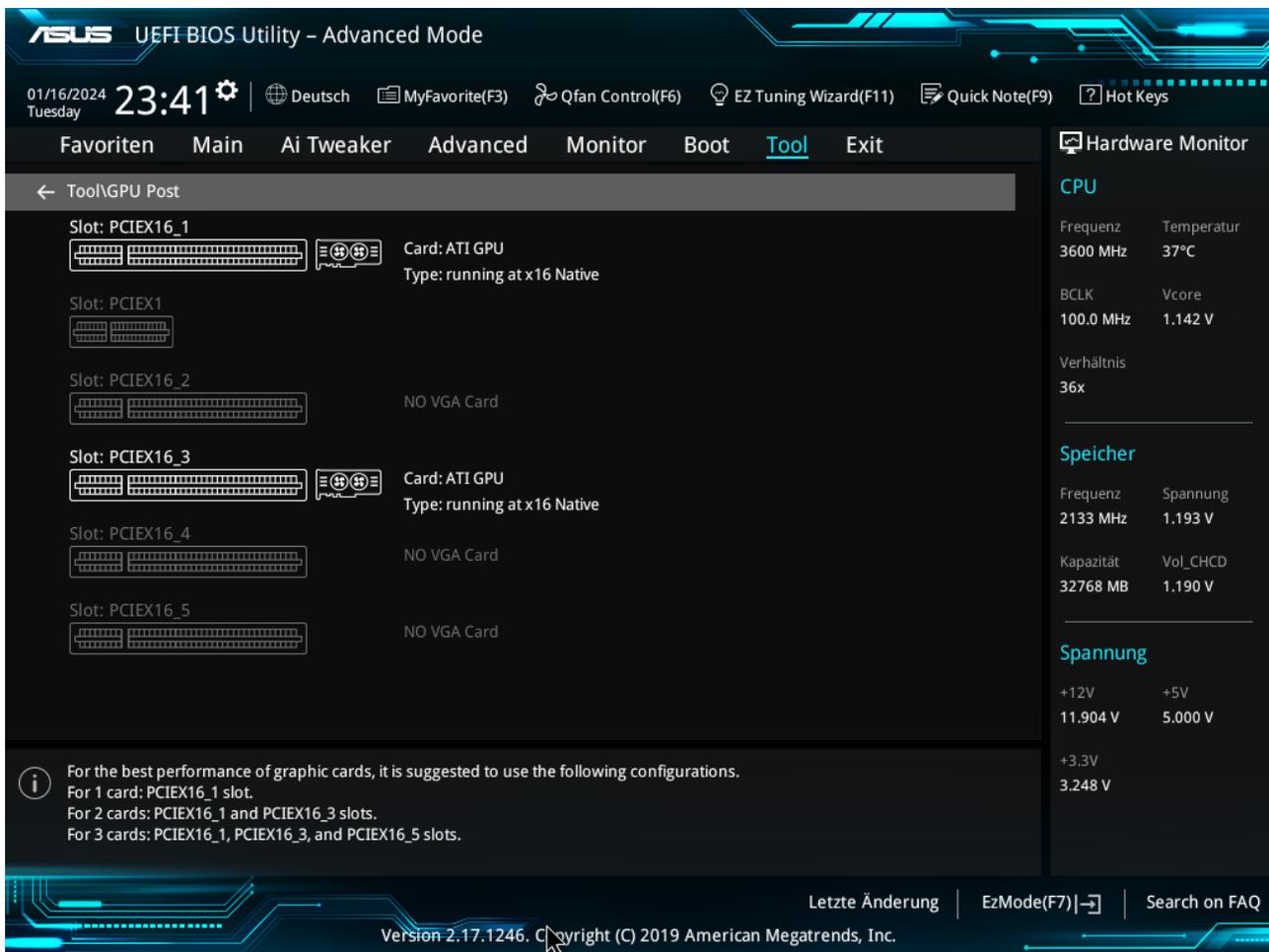
Beitrag von „MacGrummel“ vom 17. Januar 2024, 10:21

Irgendwie komme ich nicht weiter, aber jetzt läuft die Kiste über Clover wenigstens mal auf einer Mojave-Recovery und ich hab den Installer durchlaufen lassen. Nur: nach der Installation komm ich wieder nicht ins System. Mit dem aktuellen OC komme ich bis zum bekannten Fehler: PCI-Configuration begin..

```
CP1: SSD1 0x0000000000000000 000000 (v01 KGP X990SR 00001000 INTL 20200925)
CP1: SSD1 0x0000000000000000 000140 (v01 KGP X990K2 00001000 INTL 20200925)
CP1: SSD1 0x0000000000000000 000140 (v01 KGP X990K4 00001000 INTL 20200925)
CP1: SSD1 0x0000000000000000 000140 (v01 KGP X990K1 00001000 INTL 20200925)
CP1 Error: [SIOB CP00] Memorymap lookup failure, RE_NOT_FOUND (20160930/txsload-292)
CP1 Exception: RE_NOT_FOUND, During name lookup/catalog (20160930/psobject-310)
CP1 Exception: RE_NOT_FOUND, (SSDT: PmMgt) while loading table (20160930/txsload-319)
CP1 Error: 1 table load failures, 10 successful (20160930/txsload-342)
AppleACPICPU: ProcessorId=0 LocalApicId=0 Enabled
FakeSMBIOS: started
AppleACPICPU: ProcessorId=2 LocalApicId=2 Enabled
AppleACPICPU: ProcessorId=4 LocalApicId=4 Enabled
AppleACPICPU: ProcessorId=6 LocalApicId=6 Enabled
AppleACPICPU: ProcessorId=8 LocalApicId=8 Enabled
AppleACPICPU: ProcessorId=10 LocalApicId=10 Enabled
AppleACPICPU: ProcessorId=1 LocalApicId=1 Enabled
AppleACPICPU: ProcessorId=3 LocalApicId=3 Enabled
AppleACPICPU: ProcessorId=5 LocalApicId=5 Enabled
AppleACPICPU: ProcessorId=7 LocalApicId=7 Enabled
AppleACPICPU: ProcessorId=9 LocalApicId=9 Enabled
AppleACPICPU: ProcessorId=11 LocalApicId=11 Enabled
calling smp_policy_init for RWF1
Security policy loaded: Apple Mobile File Integrity (AMFI)
calling smp_policy_init for Sandbox
Security policy loaded: Seatbelt sandbox policy (Sandbox)
calling smp_policy_init for Quarantine
Security policy loaded: Quarantine policy (Quarantine)
calling smp_policy_init for TMSafetyNet
Security policy loaded: Safety net for IaaS Machine (TMSafetyNet)
Darwin ImageValidator Version 2.2.0: Tue Jun 21 21:39:21 PDT 2022; root:AppleImage4-61.60.4-3592/AppleImage4/RELEASE_J06_64
IDPPIC: Version 0x20 Vectors 64:07
IDPPIC: Version 0x20 Vectors 00:111
ACPI: Executed 15 blocks of module-level executable AML code
ACPI: sleep status S3 S4 S5
MID: Legacy sMia 2
FakeSMBIOS v6.11-474-g00609940.1002 Copyright 2017 matkas, slicc, usr-ssa2, kozicki, navi, The KING, RehabMan. All rights reserved.
FakeSMBIOS: [Warning] blocked while trying to set protected key "Flux".
FakeSMBIOS: 10 preconfigured keys added
FakeSMBIOS: 1 key exported by Clover EFI
SMBIOS: successfully initialized
000000.523369 AppleUSBLegacyRoot@: AppleUSBLegacyRoot::init: enabling legacy watching
Previous shutdown cause: 5
Copyright (c) 1982, 1986, 1989, 1991, 1993
The Regents of the University of California. All rights reserved.
MBC Framework successfully initialized
using 16384 buffer headers and 10240 cluster ID buffer headers
machs: 12 CPUs(s); 64 bytes CPU cache line size
smbinit: done (128 MB total pool size, (05/42) split)
dMII_init: Waiting for all the created dMII kernel threads to get scheduled at least once.
dMII_init: All the created dMII kernel threads have been scheduled at least once. Proceeding.
lfnet_attach: All kernel threads created for interface lo0 have been scheduled at least once. Proceeding.
com.apple.AppleFSCompressionTypeZlib load start
com.apple.AppleFSCompressionTypeDataless load start
calling smp_policy_init for RSP
Security policy loaded: Apple System Policy (RSP)
com.apple.AppleFSCompressionTypeZlib load succeeded
lfnet_attach: Waiting for all kernel threads created for interface gif0 to get scheduled at least once.
lfnet_attach: All kernel threads created for interface gif0 have been scheduled at least once. Proceeding.
lfnet_attach: Waiting for all kernel threads created for interface sif0 to get scheduled at least once. Proceeding.
com.apple.AppleFSCompressionTypeDataless load succeeded
rooting via boot-uid from /chosen: 5200914-967f-4f0b-bcd9-6c22c368ff
Waiting on <dict ID="0"><key>IOProviderClass</key><string ID="1">IOResources</string></key></dict>
pci (build 21:49:55 Jun 21 2022), flags 0x20c3000
[ PCI configuration begin ]
```

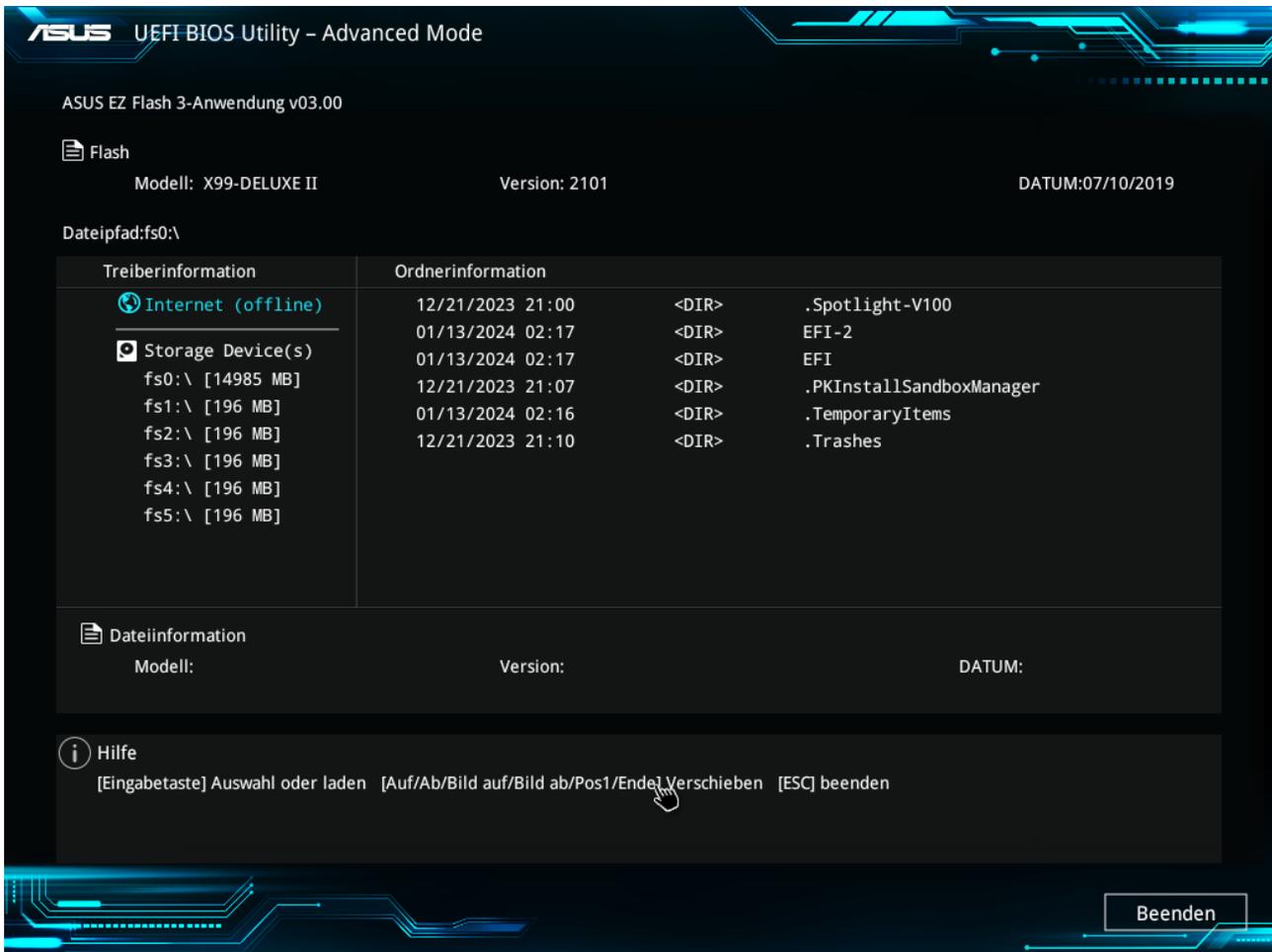
Nach längerer Suche habe ich zwei ältere Threads gefunden, wo der Kasten anscheinend mit OC tatsächlich läuft, basierend auf @KGP s umfangreicher Anleitung für den Asus X99 II. Aber mit zwei dicken Unterschieden:

a.) Es gibt zwei mögliche Anbindungen der Thunderbolt- und der NVMe-Karten. Und von mir einen ganzen [Thread zu richtigen und möglichen Einstellungen und Hardware-Verteilungen](#) bei dem Board. Ich habe mich da ganz bewusst für die entschieden, die nach Handbuch auch beide Grafikkarten mit voller Bandbreite anbindet, dafür aber diverse nie genutzte U.2-Anschlüsse abschaltet, die Kollegen verwenden nur eine Grafikkarte.



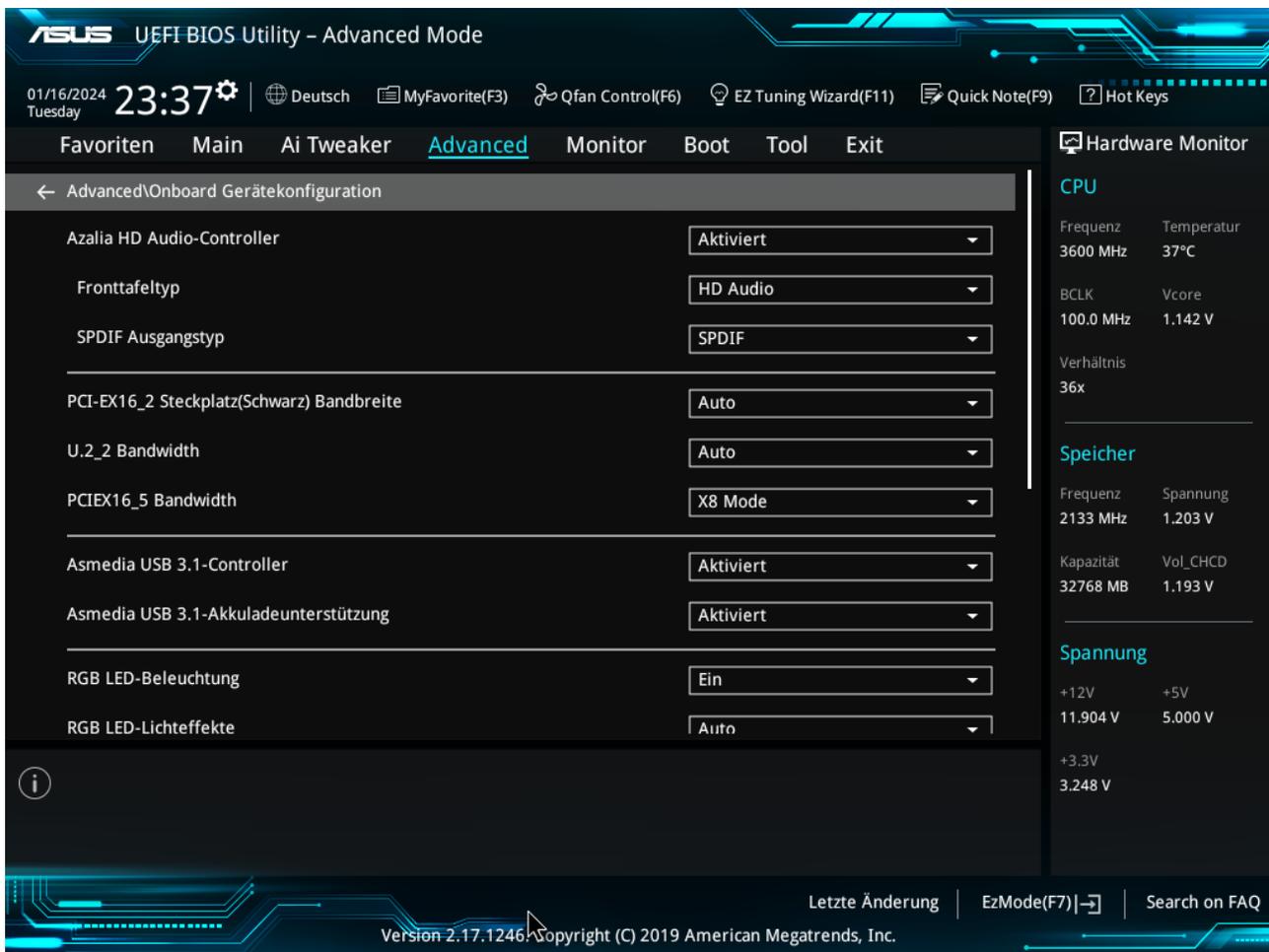
Und b.) dort wird ein älteres BIOS verwendet und in mehreren Stufen gepatcht. Die ganze Microsoft-Microcode-Patcherei hätten sie durch das 21er BIOS umgehen können, da sind die Codes drin. Den einfachen MSR-Patch hab ich damals bei mir auch ohne Probleme eingebaut. Mit einem zweiten Patch hatten sie einen Großteil der Feineinstellungen, die im 21er BIOS möglich waren, mit eingebaut. Äh, ja.

Wenn ich mich recht entsinne, waren aber diese BIOS-Feineinstellungen nie ein Problem, sondern allein die Verteilung von Grafikkarten-, Thunderbolt- und NVMe-Karten auf dem Board, die eben jeweils irgendwas von den zu vielen Anschlüssen abstellt.



Leider bekomme ich meine Einstellungen bisher nie auf nen Externen Stick gesichert, sonst wär ich ja schonmal mit dem alten BIOS... Wer weiß denn schon, was da mit den Microsoft-Codes noch geändert wurde?

BTW: alle Kollegen hatten sich über nicht richtig funktionierenden Onboard-Sound beschwert, meiner lief immer mit AppleALC-ID 1 und Lilu und eben einer anderen Einstellung auf dem Board: SDIF statt HDMI.



Seit wie vielen Jahren steht das da?

P.S.: BIOS-Bilder gehen bei ASUS über F12 auf nen Stick, die Auswahl der Startplatte über F8. Das steht nicht im Handbuch und hab ich sonst bis zum nächsten Mal wieder vergessen..