

Seltsamer Fehler ausgehend von der SSDT...

Post by "al6042" of Jul 26th 2022, 9:45 am

Na ja,

wenn du bei neueren Boards, mit z.B. switchable USB-C Ports als intern deklarierst, wird eventuell der theoretische Datendurchsatz eingeschränkt.

Ob das aber tatsächlich so ist, kann ich nicht sagen.

Ich mache das eben auch gerne für die dauerhaft angeschlossenen USB-Geräte, die bei mir aber meistens USB2 sind:

Type	Name	Location ID	Port	Connector	Dev Speed	Device
XHC	HS05	0x14700000	Dw05	USB2	?	Unknown
XHC	HS06	0x14300000	Dw06	USB2	?	Unknown
XHC	HS09	0x14300000	Dw09	Internal	?	480 Mbps
XHC	HS10	0x14400000	Dw0A	Internal	?	12 Mbps
XHC	HS12	0x14500000	Dw0C	Internal	?	12 Mbps
XHC	HS13	0x14600000	Dw0D	Internal	?	12 Mbps
XHC	HS14	0x14700000	Dw0E	Internal	?	480 Mbps
XHC	SS01	0x14800000	Dw11	USB3	?	Unknown
XHC	SS02	0x14900000	Dw12	USB3	?	Unknown
XHC	SS03	0x14A00000	Dw13	USB3	?	Unknown
XHC	SS04	0x14B00000	Dw14	TypeC1Be	?	Unknown
XHC	SS05	0x14C00000	Dw15	TypeC	?	Unknown
XHC	SS06	0x14D00000	Dw16	TypeC	?	Unknown
XHC	SS07	0x14E00000	Dw17	USB3	?	Unknown
XHC	SS08	0x14F00000	Dw18	USB3	?	Unknown

Dafür habe mit denen aber auch keine Probleme nach dem Sleep.