

# USB mittels SSDT deklarieren

Beitrag von „EdD1024“ vom 16. April 2022, 15:02

Besten Dank

Type	ID	Name	Series	Hardware	Device
XHC	0x00	JHL6540 Thunderbolt 3 USB Controller (C-Step) (Alpine Ridge AC 2016)	Unknown	0x0000	0x0004
XHC	0x14	Cannon Lake PCH USB 3.1 xHCI Host Controller	300	0x0000	0x0000

  

Type	Name	Location ID	Port	Connector	Gen Speed	Device	Comment
XHC	H501	0x14000000	0x01	USB3	3	Unknown	Top Right USB-A (3.0)
XHC	H502	0x14000000	0x02	USB-C-Data	4	480 Mbps	USB2.0 Hub
XHC	H503	0x14000000	0x03	USB-C-Data	4	Unknown	Bottom Right USB-C (3.0)
XHC	S503	0x00000000	0x03	USB-C-Data	4	10 Gbps	USB3.1 Hub
XHC	H504	0x14000000	0x04	Internal	3	480 Mbps	Integrated Camera
XHC	S504	0x00000000	0x04	USB-C-Data	4	Unknown	Integrated Camera (Internal)
XHC	H505	0x14000000	0x05	Internal	3	480 Mbps	Security Fingerprint Device
XHC	H506	0x14000000	0x06	Internal	3	12 Mbps	ICL8080-HostDevice
XHC	S507	0x14000000	0x07	USB3	3	Unknown	Top Right USB-A (3.0)

Wenn ich das richtig sehe hängen SS03+4 am Thunderbolt und die anderen am anderen USB 3.1-Controller. Dummerweise heißen beide XHC. Das ganze macht immer wieder Probleme mit Sleep. Ich muss das Thema definitiv demnächst mal angehen.