GA-Z97X-UD5H USB Mapping

Beitrag von „wetwater“ vom 14. Februar 2022, 18:24

Hallo zusammen,

habe es nach langer Zeit endlich geschafft meinen betagten Mojave Rechner mit OpenCore (0.7.7 auf Big Sur (11.6.3) zu bringen.

OpenCore ist eine feine Sache, wenn man sich mal etwas damit beschäftigt hat. Es funktioniert jetzt auch soweit alles was ich wollte, nur bei USB Mapping komme ich einfach nicht weiter.

Mein Board ist das GA-Z97X-UD5H. Ich habe alle Ports nach der Dokumentation lokalisiert und eine Liste erstellt (Siehe unten)

Die Ports habe ich auch alle in Hackintool gefunden. Anschließend eine USBPorts.kext erstellt, USBInjectAll.kext und XhciPortlimit deaktiviert und dann reboot mit gezapptem NVRAM.

Die Änderungen hat er auch übernommen, nur funktionieren jetzt leider mein Cardreader und zwei USB-Ports mit USB3 Hardware nicht mehr. (Siehe vorher/nachher)

und zwar SS02, SS05 und SS06

Vielleicht zähle ich nicht richtig, aber das sind nur 14 Einträge. Sollte das nicht unter dem Limit von 15 liegen?

Ich bin für den entscheidenden Hinweis echt dankbar, weil ich hier einfach nicht weiter komme.

Extern/Intern	Beschreibung	Ports	Buchstabe	Portbezeichnung	Typ	Name	Location	ID	Port	Conne
---------------	--------------	-------	-----------	-----------------	-----	------	----------	----	------	-------

external Connectors	2 USB 2.0/1.1 ports (2 ports on the back panel,	2 Ports	A	A1	XHC	HS06	0x14600000	0x06	USB2
				A2	XHC	HS05	0x14500000	0x05	USB2
external Connectors	2 USB 3.0/2.0 ports (2 ports on the back panel,	2 Ports	B	B1	XHC	HS09	0x14900000	0x09	USB2
				B1	XHC	SS05	0x14300000	0x14	USB3
				B2	XHC	HS10	0x14A00000	0x0A	USB2
				B2	XHC	SS06	0x14400000	0x15	USB3
external Connectors	4 USB 3.0/2.0 ports on the back panel (Chipset + Renesas® uPD720210 USB 3.0 Hub)	4 Ports	C D	C1, C2, D1, D2	XHC	SS03	0x14A00000	0x12	USB3
				C1	XHC	SS03	0x14A10000	0x12	USB3
				C2	XHC	SS03	0x14A20000	0x12	USB3
				D1	XHC	SS03	0x14A30000	0x12	USB3

				D2		XHC SS03 0x14A40000 0x12 USB3
internal Connectors	1x F_USB30 (USB 3.0/2.0 Header) The header conforms to USB 3.0/2.0 specification and can provide two USB ports.	2 Ports	E	E1		XHC SS01 0x14F00000 0x10 USB3
				E2		XHC SS02 0x14900000 0x11 USB3
internal Connectors	2x F_USB1/F_USB2 (USB 2.0/1.1 Headers) The headers conform to USB 2.0/1.1 specification. Each USB header can provide two USB ports via an optional USB bracket.	4 Ports	F G	F1		XHC HS07 0x14700000 0x07 USB2
				F2		XHC HS08 0x14800000 0x08 USB2

	G1	XHC HS12	0x14C00000	0x0C	USB3 Mbps
	G2	-	-	-	-
Sonstige		EH01 PR11	0x1D100000	0x01	intern 480 M
Sonstige		EH02 PR21	0x1A100000	0x01	intern 480 M