High Sierra (Oder hoeher) mit Sandy Bridge (i5 2500k)

Beitrag von „5T33Z0“ vom 23. November 2021, 09:14

- SMBIOS auf iMac12,1 geändert.
- framebuffer Patch korrigiert - war falsch.
- SSDT-IMEI-aml und zugehörige device Properties eingebunden, da das Board sowohl Sandy als auch Ivy Bridge CPUs unterstützt. Ggf. wird es aber nicht benötigt. Dass IMEI präsent ist, sollte allerdings keine Problem verursachen.
- Quirks korrigiert.
- USBInjectAll deaktivierte (überflüssig), stattdessen XhciPortLimit Quirk aktiviert

Bitte mit High Sierra Installation testen. Im Post-Install (falls es denn klappt) noch mit ssdtPRGen eine SSDT-PM generieren, damit das CPU Power Management funktioniert.

Und [BIOS Einstellungen](#) prüfen, falls es nicht funktioniert. Denn von der Konfiguration her müsste es so funktionieren.

Die von Apfelbaum erwähnten BIOS und CPU Microcode Updates und sonstigen Updates bezüglich Firmwares sollten VORHER durchgeführt werden (sofern notwendig).

Viel Erfolg

[EFI.zip](#)