

# Asus ThunderboltEX 3 TR Installations Probleme

Beitrag von „apfelnico“ vom 12. November 2021, 10:58

Moin [Kentsoon](#)

In deiner DSDT werden schon Methoden verwendet ("\_DSM", "\_RMV" etc), die dadurch nicht mehr in einer SSDT gesetzt werden dürfen, deren Einträge wir aber für's Funktionieren benötigen. Ich habe nun deshalb deine DSDT direkt modifiziert und Anpassungen unter "RP21" vorgenommen. Zum einen das vorhandene dortige Device "PXSX" in "UPSB" umbenannt inkl. sämtlicher Verknüpfungen. Dadurch läuft eine weitere interne SSDT ("TbtTypeC") ins leere, die ihrerseits ein Devices "TBDU" und darin "XHC" anlegt und beschreibt, welches für macOS fehlerhaft ist. Den Inhalt dieser SSDT habe ich aber in die DSDT übertragen und eine "Weiche" via "\_OSI"-Abfrage erstellt, so dass zum Beispiel Windows weiterhin die bisherige Struktur bekommt. Die vorgenommenen Änderungen betreffen also ausschliesslich macOS.

Innerhalb von "UPSB" habe ich die neuen Devices "DSBx" inkl. ihrer Beschreibungen angelegt.

Bitte die beigefügte DSDT wie gehabt (wie sonst eine SSDT) einbinden (an erster Stelle bitte!) und zusätzlich in der "config.plist" unter "ACPI\Quirks" die beiden "NormalizeHeaders" und "RebaseRegions" jeweils auf "YES" setzen.

Nach erfolgreichem Neustart bitte IORegistry, Systembericht und HotPlug checken.