





Das einzige was mich stört ist das sie keine richtige ECC Unterstützung haben, das ist schwach von Intel, aber da muss man halt auf Intel Sapphire Rapids als W CPUs warten.

Zitat

Was ich nicht verstehe, wieso Intel so an AVX512 festhängt, bzw hier dasselbe Design wie für Sapphire Rapids nimmt und dann AVX512 deaktiviert.

Weil die Gracemont Kerne ohne SMT das nicht können.