

Beitrag von „apfelnico“ vom 7. Mai 2021, 21:09

[schmalen](#)

Erst mal die ACPI anschauen, oft ist in der DSDT das "Grundgerüst" beschrieben (XHCl, sämtliche Ports des Chipsatzes), in einer weiteren SSDT dann dieses näher. Wenn letzteres der Fall, lässt sich diese sehr einfach per Bootloader "dropen", sowohl Clover wie auch OpenCore können bestimmte Tables deaktivieren. Diese kann man als Vorlage für eine eigene SSDT nutzen, jeden Port mittels "_UPC" beschreiben:

Code

```
1. Scope (HS01)
2. {
3.   Name (_UPC, Package (0x04) // _UPC: USB Port Capabilities
4.   {
5.     0xFF,
6.     0x03,
7.     Zero,
8.     Zero
9.   })
10.  Name (_PLD, Package (0x01) // _PLD: Physical Location of Device
11.  {
12.    ToPLD (
13.      PLD_Revision = 0x1,
14.      PLD_IgnoreColor = 0x1,
15.      PLD_Red = 0x0,
16.      PLD_Green = 0x0,
17.      PLD_Blue = 0x0,
18.      PLD_Width = 0x0,
19.      PLD_Height = 0x0,
20.      PLD_UserVisible = 0x1,
21.      PLD_Dock = 0x0,
22.      PLD_Lid = 0x0,
23.      PLD_Panel = "UNKNOWN",
24.      PLD_VerticalPosition = "UPPER",
25.      PLD_HorizontalPosition = "LEFT",
26.      PLD_Shape = "UNKNOWN",
```

```

27. PLD_GroupOrientation = 0x0,
28. PLD_GroupToken = 0x0,
29. PLD_GroupPosition = 0x0,
30. PLD_Bay = 0x0,
31. PLD_Ejectable = 0x0,
32. PLD_EjectRequired = 0x0,
33. PLD_CabinetNumber = 0x0,
34. PLD_CardCageNumber = 0x0,
35. PLD_Reference = 0x0,
36. PLD_Rotation = 0x0,
37. PLD_Order = 0x0,
38. PLD_VerticalOffset = 0x0,
39. PLD_HorizontalOffset = 0x0)
40.
41. })
42.
43. Method (_RMV, 0, NotSerialized) // _RMV: Removal Status
44. {
45. Return (Zero)
46. }
47. }

```

Alles anzeigen

Dabei steht:

0xFF, (Port aktiv; nicht aktiv wäre 0x00)

0x03, (USB3; USB2 wäre 0x00, intern 0xFF, USB-C je nach "verdreht" oder nicht 0x09 oder 0x0A)

Zero,

Zero

Das ist schnell gemacht, vor allem, wenn man eh schon mal eine Kext dafür gemacht hat und somit weiß, welcher Port aktiv und als was deklariert wird.

Da gibt es hier doch schon einen Thread für, komme gerade nicht auf den Namen ...