

# Titan Ridge 2.0 Thunderbolt 3 auf Fujitsu D3642-B1

Beitrag von „suiciety2k“ vom 3. Mai 2021, 17:41

Hi [apfelnico](#),



als Allerstes: Besten Dank für deinen Support.

Ich habe deine SSDT getestet.

Zu meinem eigentlichen Problem (Hotplug TB2 Sony Raid) gibt es leider keine echte Verbesserung.

Aber auch Nichts, was mir negativ aufgefallen wäre.

ABER:

Wenn ich deine SSDT verwende, taucht allerdings der XHCI Teil des TB3 Controllers nicht mehr auf.

Weder im "Hackintool->USB", noch in den "Systeminformationen->USB" oder auch "Systeminformationen->PCI".

Das Problem hatte ich ganz am Anfang auch, als ich die erste SSDT für TB3 - basierend auf einem Fund von dir aus einem anderen Thread - gebastelt habe.

Ich konnte das Problem nur recht unwissenschaftlich lösen, indem ich das XHCI Device von XHC5 in XHC3 umbenannt habe.

Warum: Frag mich nicht...

Reine Verzweiflungstat - aber damit ging es jedenfalls. 😊

Das Gleiche hab ich gerade mit deiner SSDT gemacht, als der XHCI-Teil heute futsch war.

"MACiASL -> Find/Replace -> XHC5->XHC3 (2 Stellen)"

Jetzt ist der USB3 Teil wieder da.

Warum: Leider immer noch keine Ahnung...

Vielleicht kannst du ja ein wenig Licht ins Dunkel bringen.

Du hast bei deiner SSDT für den TB3 Teil aber auch noch deutlich erweitert.

In einem anderen Beitrag von dir habe ich gelsen, dass \_STA, \_RMV und \_BBN nicht zwingend nötig sind.

Ich finde aber leider auch im Netz keine wirklich gut Zusammenfassung zu dem Thema.

Es ist ein Einziges "Zusammenklauben" von Einzelinfos aus diversen Beiträgen und Foren.

Und zu Abschluss:

Was hat es mit dem DROM Teil in der SSDT auf sich?

Dein DROM-Teil unterscheidet sich von dem, den ich online von [dieser Seite \(HackinDROM\)](#) erhalte.

Hat das unmittelbar mit dem Flash (oder eben nicht-Flash) der TB3-Karte zu tun?

...