

In Arbeit

Medion Erazer P6689 - Feintuning

Beitrag von „xMoon“ vom 14. April 2021, 16:24

Wow, das wäre eigentlich perfekt, wenn du das machen kannst! Danke 😊

Ich habe nur eine SSDT zum "ausschalten" der dGPU erstellt, die scheint auch zu funktionieren, da jetzt ohne -wegnoegpu die Grafik ausgeschaltet ist. Weiß leider nicht, wie ich da wirklich vorgehen soll (für eine SSDT der EDID).. Ich versuche dann, die EDID zu bearbeiten, um es dann in die SSDT eintragen zu können.

EDIT 2:

Soll ich das ganze vielleicht (wie [karacho](#) mit seinem Erazer P7647) mit OC 0.6.0 versuchen? Vielleicht liegt es ja an der neuen OC Version..

EDIT 3:

Könnte man so eine SSDT gleich erstellen, anstatt die DSDT zu bearbeiten? (DSDT ist von [MacPeet](#))

```

3029         Device (GFX0)
3030     {
3031         Name (_ADR, Zero)
3032         Method (_DSM, 4, NotSerialized)
3033     {
3034         Store (Package (0x0C)
3035             {
3036                 "AAPL,slot-name",
3037                 "Onboard",
3038                 "name",
3039                 "Display Controller",
3040                 "AAPL00,DualLink",
3041                 Buffer (0x04)
3042                 {
3043                     0x01, 0x00, 0x00, 0x00
3044                 },
3045                 "@0,connector-type",
3046                 Buffer (0x04)
3047                 {
3048                     0x00, 0x08, 0x00, 0x00
3049                 },
3050                 "@1,connector-type",
3051                 Buffer (0x04)
3052                 {
3053                     0x00, 0x08, 0x00, 0x00
3054                 },
3055                 "AAPL00,override-no-edid",
3056                 Buffer (0x80)
3057                 {
3058                     /* 0000 */ 0x00, 0xFF, 0xFF, 0xFF, 0xFF, 0xFF, 0xFF, 0x00,
3059                     /* 0008 */ 0x3A, 0xC4, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00,
3060                     /* 0010 */ 0x2D, 0x0C, 0x01, 0x03, 0x80, 0x20, 0x12, 0x00,
3061                     /* 0018 */ 0xEA, 0xA8, 0xE0, 0x99, 0x57, 0x4B, 0x92, 0x25,
3062                     /* 0020 */ 0x1C, 0x50, 0x54, 0x00, 0x00, 0x00, 0x01, 0x01,
3063                     /* 0028 */ 0x01, 0x01, 0x01, 0x01, 0x01, 0x01, 0x01, 0x01,
3064                     /* 0030 */ 0x01, 0x01, 0x01, 0x01, 0x01, 0x01, 0xAA, 0x37,
3065                     /* 0038 */ 0x80, 0xC8, 0x70, 0x38, 0x28, 0x40, 0x30, 0x20,
3066                     /* 0040 */ 0x36, 0x00, 0x42, 0xB5, 0x10, 0x00, 0x00, 0x18,
3067                     /* 0048 */ 0x00, 0x00, 0x00, 0xFC, 0x00, 0x4E, 0x76, 0x69,
3068                     /* 0050 */ 0x64, 0x69, 0x61, 0x20, 0x44, 0x65, 0x66, 0x61,
3069                     /* 0058 */ 0x75, 0x6C, 0x00, 0x00, 0x00, 0xFC, 0x00, 0x74,
3070                     /* 0060 */ 0x20, 0x46, 0x6C, 0x61, 0x74, 0x20, 0x50, 0x61,
3071                     /* 0068 */ 0x6E, 0x65, 0x6C, 0x00, 0x00, 0x00, 0x00, 0xFD,
3072                     /* 0070 */ 0x00, 0x00, 0x3D, 0x1D, 0x44, 0x0F, 0x00, 0x00,
3073                     /* 0078 */ 0x20, 0x20, 0x20, 0x20, 0x00, 0x00, 0xCE
3074                 }
3075             }, Local0)
3076         DTGP (Arg0, Arg1, Arg2, Arg3, Ref0f (Local0))
3077         Return (Local0)
3078     }
3079 }
3080

```