

Erledigt

## Natives Thunderbolt3 an jedem Rechner

Beitrag von „meer“ vom 27. Oktober 2020, 01:41

Hello hello,

kleines Problemchen 😊

in ioRegistryExplorer, unter AppleThunderboltHAL

An der dritten stelle unter GPP9@3,2 - steht pci-bridge@0, eigentlich sollte da eine BuchstabenZahlen Kombination stehen (z.b. PXSX)

- Hat das jemand schon mal gesehen?



Ich versuche eben Hotplug im SSDT zu hinterlegen und mir fehlen die richtigen Anschluss Kennungen.

```

* Disassembling to non-symbolic legacy ASL operators
*
* Disassembly of IASLcPJXns.aml, Tue Oct 27 00:40:59 2020
*
* Original Table Header:
* Signature "SSDT"
* Length 0x000000A8 (2216)
* Revision 0x02
* Checksum 0x2A
* OEM ID "CASEY"
* OEM Table ID "TBTITITAN"
* OEM Revision 0x00000000 (0)
* Compiler ID "INTL"
* Compiler Version 0x20160422 (538313762)
*/
DefinitionBlock ("", "SSDT", 2, "CASEY", "TBTITITAN", 0x00000000)
{
    External (_SB._PCI0.GPP9, DeviceObj) // (from opcode)
    External (_SB._PCI0.GPP9, 7777, DeviceObj) // (from opcode)
    External (7777, DeviceObj) // (from opcode)
    External (DTGP, MethodObj) // 5 Arguments (from opcode)

    If (_OSI ("Darwin"))
    {
        Scope (_SB._PCI0.GPP9)
        {
            Scope (7777)
            {
                Name (_STA, Zero) // _STA: Status
            }

            Method (_RMV, 0, NotSerialized) // _RMV: Removal Status
            {
                Return (Zero)
            }
        }
    }
}

```

Sorry für meine spärliche Formulierung, die Fachbegriffe bin ich noch am suchen, ich bin am lernen 😊 Die angehängten Bilder erklären vielleicht besser was ich meine .

Vielen herzlichen Dank schonmal!

- Gigabyte x570 Aorus Pro 1.2 (inkl. originalem thunderbolt header)
- Titan ridge 1.0 NVM23-Elias64Fr
- Radeon VII