

# [TOOL] Vega 64 PowerPlayTable Generator

**Beitrag von „MPC561“ vom 2. Mai 2020, 12:49**

Ich hab jetzt nochmal an den PPTables rumgespielt nachdem ich mit [calabash](#) geschattet hatte und er mir den IOJones extrakt zeigte den er machte. Er war verwirrt das der extrakt mit A7 begann statt mit B6.

Da ich die Standardwerte meiner Asus Rog Strix Vega 54 kenne, war ich in der Lage die Positionen der Werte in dem extrakt zu lokalisieren (sprich die Offsets von der Startadresse). Und übrigens noch ein paar interessante Werte mehr, wie zum Beispiel den P2 Memory Clock (70 11 01/700MHz) und die P2 Memory Clock Triggerspannung (sehr interessant um schon früher den Memory Clock hochzutakten 900mV)

Die offsets all dieser Werte im extrakt der Strix/Arez stimmen nicht mit denen aus deinem Sheet überein. Mich wundert immer noch das es mit deinem Sheet (zumindest was den Videotakt anging) bei mir funktioniert hat? Theoretisch wird aus dem String in deinem Sheet ja ein binary stream in der OpenCore Konmfiguration. Und dann dürften einfach die Adressen nicht mehr stimmen? Bin verwirrt.

Anbei mal mein Sheet. Basierend auf dem kannst du ja ggf. mal die P2 Memory/Spannungsgeschichten einpflegen?

Luxmark Werte liefer ich nach.

Gruss,

Joerg