

OpenCore Sammelthread (Hilfe und Diskussion)

Beitrag von „CMMChris“ vom 1. Mai 2020, 18:23

Die Zeile EC in der Tabelle ist völliger Schwachsinn. USBX ist optional. Entweder USBX oder die Parameter in die USBKext packen. Jeder wie er will. Mit der Intel Generation hat das absolut nichts zu tun.

Genauso das Thema SSDT-EC. Bis Mojave brauchte man das EC Device damit der AppleBusPowerController lädt. Seit Catalina dockt AppleBusPowerController aber nicht mehr an EC an sondern an IORTC. Damit ist die SSDT-EC hinfällig geworden.

Ausnahme ist wie gesagt wenn das Mainboard ein aktives on-board EC device ist (nicht genullt) und macOS sich daran stört und nicht startet. Das umgeht man dann entweder mit dem Fake-EC oder mit einer SSDT die das device nullt. Siehe die beiden Schnipsel von hier: [OpenCore Sammelthread \(Hilfe und Diskussion\)](#).

Und zum Thema AWAC weil das auch in der Tabelle angesprochen wird: Das ist eine Sache vom BIOS. In jüngeren BIOS Versionen ist AWAC fast immer als RTC Ersatz vorhanden und das nicht nur bei Coffee und Comet Lake. AWAC verhindert grundsätzlich den Boot. Hier hilft ein Blick in die DSDT. Wenn AWAC vorhanden und aktiv braucht man entweder den SSDT-Fix oder den ACPI Rename Fix. Wenn kein AWAC vorhanden kann man sich das sparen. Manche Boards bieten auch die Möglichkeit zwischen RTC und AWAC im BIOS zu wählen. In dem Fall kann man sich den Fix dann auch sparen und einfach im BIOS die richtige Option wählen.