

OpenCore Bootloader

Beitrag von „apfelnico“ vom 14. Mai 2019, 22:13

Völlig unnötig diese SSDT. Zumal du das 1:1 schon in deiner DSDT drin hast (Device BUS0 innerhalb von SBUS). Darüber hinaus ist diese SSDT auch so schon merkwürdig. Wozu ist da eine DTGP-Methode eingesetzt, wenn die nirgends aufgerufen wird? Völliger Unfug. Und, benötigst du ein SMBS/SBUS überhaupt? Damit mehr in der PCI-Liste in der Systeminformation steht? 😊