

Erledigt

SSDT und der Framebuffer meiner Vega 64 Strix OC

Beitrag von „CMMChris“ vom 3. März 2019, 22:22

Teste mal damit. Deine SSDTs natürlich rausnehmen für den Test. Außerdem bitte prüfen ob ich die ACPI Renames korrekt gesetzt habe - ist für mich Erstkontakt mit einer X299 Plattform. Wenn alles korrekt ist und die PowerPlayTable erkannt wurde kannst mal testen ob du mit den Einstellungen die ich gesetzt habe ähnliche Ergebnisse bekommst wie ich.

Im Anhang auch noch ein Screenshot der Werte für die PowerPlayTable die ich eingebaut habe. Darauf aufbauend kannst du dann mit meiner Tabelle weitere Anpassungen vornehmen.
[\[TOOL\] Vega 64 PowerPlayTable Generator](#)

Falls du dich darüber wunderst dass die Spannung auf allen Power States gleich ist: Das reduziert Coil Whine. Warum genau weiß ich nicht. Andere Änderungen an den Spannungen in Form von Undervolting bringen nichts, das brauchst du gar nicht erst zu testen. Egal ob man nun 1200mV auf P7 hat oder 1025mV, es ändert nichts am Verbrauch oder den Temperaturen. Memory Voltage scheint den Voltage Floor zu steuern.