

Erledigt

Zuwenig PCIe Lanes für Peripherie Karten - was tun und welche Alternativen??

Beitrag von „al6042“ vom 17. Februar 2019, 23:11

Der USB-C-Port des Boards sind tatsächlich nur USB-Anschlüsse.

Du kannst zwar TB-Geräte physisch anschliessen, aber funktionieren werden sie nicht.

Was die Lanes betrifft:

Ich betreibe bei mir auch zwei m.2 NVMe SSDs, die jeweils 4 Lanes nutzen.

Dazu noch die Vega56 mit 16 Lanes und die WLAN/BT Kombi mit einer Lane...

Das schnurrt hier ohne Probleme, da die Zuordnung der benötigten Lanes on-the-fly auf die entsprechenden Geräte umgelegt wird.

Nutze doch bitte mal den DarwinDumper und lasse dir die LSPCI-Details ausgeben:



Im Ablageort findest du die Datei "lspci (nnvv).txt" in der dir die einzelnen aktuell genutzten Lanes angezeigt werden.

Achte auf die Zeilen "LnkCap" (Link Capacity) und "LnkSta" (Link Status).

Dort findest du in den jeweiligen Zeilen der Wert "Width", der Lanes ausgibt.

z.B.:

Code

1. 03:00.0 VGA compatible controller [0300]: Advanced Micro Devices, Inc. [AMD/ATI] Vega 10 XL/XT [Radeon RX Vega 56/64] [1002:687f] (rev c3) (prog-if 00 [VGA controller])
2. LnkCap: Port #0, Speed 8GT/s, Width x16, ASPM L0s L1, Latency L0 <64ns, L1 <1us
3. ClockPM- Surprise- LLActRep- BwNot-
4. LnkSta: Speed 8GT/s, Width x16, TrErr- Train- SlotClk+ DLActive- BWMgmt- ABWMgmt-
- 5.
6. 05:00.0 Non-Volatile memory controller [0108]: Samsung Electronics Co Ltd NVMe SSD Controller SM961/PM961 [144d:a804] (prog-if 02 [NVM Express])
7. LnkCap: Port #0, Speed 8GT/s, Width x4, ASPM L1, Latency L0 unlimited, L1 <64us
8. ClockPM+ Surprise- LLActRep- BwNot-
9. LnkSta: Speed 8GT/s, Width x4, TrErr- Train- SlotClk+ DLActive- BWMgmt- ABWMgmt-
- 10.
11. 08:00.0 Non-Volatile memory controller [0108]: Samsung Electronics Co Ltd NVMe SSD Controller SM981/PM981 [144d:a808] (prog-if 02 [NVM Express])
12. LnkCap: Port #0, Speed 8GT/s, Width x4, ASPM L1, Latency L0 unlimited, L1 <64us
13. ClockPM+ Surprise- LLActRep- BwNot-
14. LnkSta: Speed 8GT/s, Width x4, TrErr- Train- SlotClk+ DLActive- BWMgmt- ABWMgmt-

Alles anzeigen