

Erledigt

Eigene USB SSDT - ASUS HERO VIII - Review und ein paar Detailfragen

Beitrag von „Maddeen“ vom 25. September 2018, 22:52

Hallo zusammen,

nach dem auch bei diesem Update erneut das USB3 Thema bei mir aufgetreten ist und wieder per manuellem Eingriff gelöst werden musste, wollte ich jetzt mal das Thema mit der eigenen USB-SSDT angehen, da es ja offensichtlich die einzige dauerhafte Lösung ist.

Mir geht es jetzt einfach nur um einen Quercheck bzw. 4-Augen-Prinzip der SSDT-USB und ein paar Fragen zu dem ganzen Thema an sich 😊

Daher wird es jetzt auch was länger - aber ich würde halt auch gerne etwas mehr verstehen 👍

Ich habe also jeden Port meines ASUS HERO VIII durchgecheckt und die folgende Übersicht erstellt (siehe Screenshot ASUS_Hero_VIII.jpeg)

Auf Basis dieser Erkenntnisse dann die *SSDT-USB-Maximus-VIII-Hero.dsl* gebastelt (siehe Anlage) - die dann ja nach dem compilen zu einer SSDT-USB.aml wird und in den Ordner **///Volumes/EFI-SYS/EFI/CLOVER/ACPI/patched/** kommt.

Danach setze ich in der config.plist via CloverConfigurator die excludes mit dem Boot-Arg --> `uia_exclude=HSXX;HSXX;HSXX`

Wobei ich mindestens so viele excluden muss, dass die Gesamtzahl aller Ports ≤ 15 ist

Ich würde daher auf Grund meiner Portprüfung folgende excluden - insgesamt sind es 22 Ports (inkl. USB1/2).

Somit muss ich mindestens 7 excluden, kann aber auf Grund eines komplett nicht angeschlossenen USB3_Headers (HS01/HS02/SS01/SS02) sogar 8 excluden.

Sprich das Boot-Arg wäre in meinem Fall dann =
`uia_exclude=USR1;USR2;HS01;HS02;HS13;HS14;SS01;SS02`

Hoffe der Ablauf ist schonmal korrekt 😊?

Jetzt mehr zum Inhalt der SSDT-USB-Maximus-VIII-Hero.dsl

- Ist die soweit ok? Sieht ggf. jmd. einen Fehler?
 Lt. Internet werden die USB1 und USB2 erst gar nicht in der SSDT definiert - ist das korrekt?
 Was ist mit den Ports SS07;SS08;SS09;SS10? Laut ioReg sind die vorhanden? Sind diese durch das Weglassen in der SSDT somit automatisch "excluded"? Wüsste gar nicht welche physischen Ports das wären - das Bord hat "nur"
 4x USB3 direkt auf Mainboard = HS01; HS02; HS03; HS04; SS01; SS02; SS03; SS04
 8x USB2 (4 auf Mainboard / 4 Rückseite) = HS07; HS08; HS09; HS10; HS11; HS12; HS13; HS14
 2x USB3 (Rückseite - AsMedia-Controller) = HS05; HS06; SS05; SS06
 2x USB3.1 (Rückseite - AsMediaController) = AppleUSB30XHCIPort@00100000;
 AppleUSB30XHCIPort@00200000; AppleUSB30XHCIPort@00300000;
 AppleUSB30XHCIPort@00400000
 Somit kann es amS. gar keine SS07-SS10 geben - woher sollten die 4 Ports noch kommen?
- Was ist mit dem Port HS11 - dieser ist Teil des USB2-Headers auf dem Mainbord. Der andere Teil des Headers ist der HS12.
 Wie man sieht, ist dort meine Broadcom WLAN/BT PCI-E Karte dran. Lt. IOREG nutzt diese aber nur den HS12 - sprich ich kann den HS11 eigentlich auch excluden? Und ist die Definition des Ports als "0" auch korrekt?
 Vielleicht doof gefragt, aber mich verwirrt halt die "1-Stecker aber zwei Ports-Geschichte"



Und jetzt noch ein paar generell Themen

Wie man im Bild sieht, habe ich noch zwei weitere USB-Ports - diese hängen an einem USB3.1 Controller von ASMedia (Rückseite Mainboard)

Diese kann ich aktuell mit der USBInjectall auch nutzen - jedenfalls den Typ-A - zu Typ-C kann ich nichts sagen, da ich kein USB-C Device fürs Testing habe.

Was mich aber jetzt interessiert ist folgendes

- Zählen diese Ports zu den o.a. 15 dazu? Ich nehme an, dass **JA**, somit müsste ich die ja auch excluden, damit ich nicht über 15 Ports habe.
- Diese Ports werden aber NICHT als HS oder SS erkannt - sondern als "AppleUSB30XHCIPort@00100000" (USB3-Typ-A-Device) bzw "AppleUSB20XHCIPort@00300000" (USB2-Typ-A-Device).
 Zudem gibt es (vermutlich) für den Typ-C dann noch "AppleUSB30XHCIPort@00200000" bzw "AppleUSB20XHCIPort@00400000" - als "nicht erkannt" im IOReg-Screenshot1 ersichtlich.

Ergeben sich also zwei neue Fragen daraus:

- Wie definiere ich diese in der SSDT-USB?
- Wie exclude ich diese im Boot-Arg? Brauche beide aktuell nicht!

Schon mal herzlichen Dank für alle, die mich hier unterstützen können. Natürlich habe ich auch einen aktuellen ioREG angehängen.

Ggf. ist es ja auch für andere ASUS HERO VIII User interessant - denn (wenn ich das richtig verstehe) kann man sich dann einfach die SSDT kopieren und via Boot-Args auf seine eigenen Anschlüsse simple anpassen.

Dazu habe ich ja mit dem Schaubild schon eine schöne Übersicht gemacht, die das Anpassen somit deutlich verkürzt.

Schönen Abend
Maddeen