

Erledigt

## [Feintuning] Gigabyte B75M-D3H - High Sierra MacOS 10.13

Beitrag von „spigandromeda“ vom 18. März 2018, 09:45

Die USB Ports einzurichten kann etwas knifflig sein. Allein die USBInjectAll.kext zu verwenden reicht unter Umständen nicht aus. Ich sehe du hast schon die nicht genutzten Ports ausgeschlossen. Das ganze solltest du aber besser per SSDT machen. Es gibt einen Guide im Forum, dessen Name nicht genannt werden darf: [Guide] Creating a Custom SSDT for USBInjectAll.kext

Im Prinzip wird nutzt zu erstmal KextPatches um alle USB Ports freizuschalten (mehr als 15). Dann machst du das was du schon für die uia\_exclude gemacht hast. Die Informationen kommen dann aber in eine SSDT. Damit können am Ende sogar mehr als 15 Ports aktiv sein (bei mir sind es 17). Wenn ich das richtig sehe hast du schon eine Port Injector Kext. Hast du die selbst erstellt/angepasst oder hast du da eine vorgefertigte genommen? Der Kext Patch Befehl für die Erhöhung des Port Limits könnte genau die Probleme verursachen, die du beschreibst. Es wird ausdrücklich davon abgeraten den dauerhaft zu verwenden.

Für die 8er-Serie sind noch spezifische Hinweise gegeben (bezüglich der USBInjectAll.kext)

Zitat

Do the EHCx->EH0x rename. It is a no-brainer first step.

For 7-series, 8-series, and 9-series, install FakePCIID\_XHCIMux.kext (FakePCIID\_XHCIMux has no effect without FakePCIID.kext, and is valid only for the Intel chipsets mentioned).

For many boards, assuming \_UPC is correct on XHC, that will have everything working.

But two items at this point may cause problems:

- Your DSDT may be disabling USB3 due to improper Windows emulation. Apply

the XOSI fix to address this.

- Built-in hub port injectors for your SMBIOS may be interfering. Install USBInjectAll.kext and use kernel flag `-uia_exclude_xhc`. This will enable the USBInjectAll port injectors for EH0x and the associated hubs, overriding the built-in hub port injectors, but keep DSDT control of XHC.

If there are some ports still not working, remove `-uia_exclude_xhc` kernel flag. If your XHC has more than 15 ports (device-id is 8086:8xxx), you will need the port limit patch, or will need to divide your testing into stages (using `-uia_exclude_hs`, `-uia_exclude_ss`, `-uia_exclude_ssp`).

Note: For X99 systems, the native Intel XHC drivers do not support 8086:8d31. You need an injector kext to enable it. See USBInjectAll.kext README for details.

Alles anzeigen

Ich denke die XHCI-200-series-injector.kext brauchst du für deine Konfiguration nicht.