

Erledigt

## Gigabyte GA-Z170-HD3P - Verbindung zu USB-Geräten bricht nach dem Aufwachen aus dem Ruhezustand ab

Beitrag von „Harper Lewis“ vom 9. Februar 2018, 19:03

Nach dem Update auf F22e hatte ich mit der extrahierten DSDT immer folgende Kernel Panic:



In [@Brumbaer](#)s großartigem Beitrag ist mir direkt das hier aufgefallen:

### [Zitat von Brumbaer](#)

Theorie ...

Irgendwo im BIOS ist eine DSDT gespeichert und diese wird dann an Clover und von dort an macOS übergeben. Ändert man was an den [BIOS Einstellungen](#), wird eine neue DSDT erstellt. Speichert man eine eigene DSDT im patched Ordner, ersetzt Clover die BIOS-DSDT durch die eigene. Das ist kein Problem, solange die Änderung einer BIOS-Einstellung nicht eine Änderung in der DSDT bewirkt. Denn diese Änderung wird nicht automatisch in die eigene DSDT übernommen. Dann passen verwendete DSDT und [BIOS Einstellungen](#) nicht mehr zueinander.

Da war doch was... Die ACPI-Tables hatte ich anscheinend direkt nach dem Update extrahiert und danach noch Einstellungen im UEFI vorgenommen. Also fix die ACPI-Tables nochmal mit Clover extrahiert und jetzt ist die Kernel Panic weg.

Dann noch das hier, das ist für mich echt verdammt viel Gold wert:

#### Zitat von Brumbaer

Die \_LID Routine gibt es nur einmal. Was mache ich denn, wenn es eine Routine mehrmals gibt, wie \_DSM oder \_CRS ?

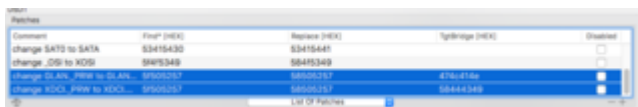
Es gibt in der Clover DSDT Patches Tabelle eine Spalte **TgtBridge**. Dort kann man eine Kennung eines Gerätes eintragen auf das der Patch begrenzt werden soll. Auch wieder als Hexzahlen. TgtBridge ähnelt dem Scope-Befehl. Dummerweise ist die Funktionalität eingeschränkt, da das nur funktioniert, wenn das zu ersetzende Etwas innerhalb des Device-Befehls der TgtBridge steht. Leider werden Scope-Befehle ignoriert.

Da ich die DSDT nicht patchen möchte und im Log öfter mal das hier gefunden habe:

#### Zitat

2018-02-06 19:26:02.227393+0100 localhost kernel[0]: (AppleACPIPlatform) Wake reason: GLAN XDCI

... musste ich das direkt mal ausprobieren. ACPI-Patches, mit denen ich die Methode \_PRW in den Geräten XDCI und GLAN in XPRW umbenannt habe:



Comment	Find HEX	Replace HEX	TgtBridge (HEX)	Checked
change SATS to SATX	53415430	53415441		<input type="checkbox"/>
change _DSM to XDS	584F5349	584F5349		<input type="checkbox"/>
change GLAN _PRW to GLANX	5F002257	5F002257	476c476a	<input checked="" type="checkbox"/>
change XDCI _PRW to XDCIX	5F002257	5F002257	58444349	<input checked="" type="checkbox"/>

Dabei kommt dann das hier raus:

```

Scope (_SB.PCI0)
{
    Name (LTMZ, Zero)
    Name (SBPZ, Zero)
    Name (LWGL, Zero)
    Name (LWGL, Zero)
    Device (GLAN)
    {
        Name (_ADR, 0x01F0000) // _ADR: Address
        Method (_DSM, 4, Serialized) // _DSM: Device-Specific Method
        {
            If (PCIC (Arg0))
            {
                Return (PCIC (Arg0, Arg1, Arg2, Arg3))
            }

            Return (Buffer (One)
            {
                0x00
            })
        }

        OperationRegion (GLBA, PCI_Config, Zero, 0x0100)
        Field (GLBA, AnyAcc, NoLock, Preserve)
        {
            DVID, 16
        }

        Field (GLBA, ByteAcc, NoLock, Preserve)
        {
            Offset (0x0C),
            Offset (0x0C),
            PRES, 1,
            PRES, 1
        }

        Method (_PRW, 0, NotSerialized)
        {
            Return (GPRW (0x0D, 0x04))
        }
    }
}

```

Und dazu diese SSDT:

Code

1. DefinitionBlock ("", "SSDT", 2, "HACK ", "GLANXDCI", 0x00001000)
2. {
3. External (\_SB\_.PCI0, DeviceObj) // (from opcode)
4. External (\_SB\_.PCI0.GLAN, DeviceObj) // (from opcode)
5. External (\_SB\_.PCI0.XDCI, DeviceObj) // (from opcode)
6. External (GPRW, MethodObj) // 2 Arguments (from opcode)
- 7.
- 8.
9. Scope (\\_SB.PCI0)
10. {
11. Scope (\\_SB.PCI0.GLAN)
12. {
13. Method (\_PRW, 0, NotSerialized) // \_PRW: Power Resources for Wake
14. {
15. Return (GPRW (0x0D, Zero))
16. }
17. }
- 18.
- 19.
20. Scope (\\_SB.PCI0.XDCI)
21. {
22. Method (\_PRW, 0, NotSerialized) // \_PRW: Power Resources for Wake
23. {
24. Return (GPRW (0x0D, Zero))

- 25. }
- 26. }
- 27. }
- 28. }

Alles anzeigen

Sollte funktionieren... ~~Wobei ich mich frage, ob ich noch eine Dummy-Methode namens "XPRW" anlegen sollte?~~ Nee, Unsinn. XPRW wird ja eh nicht aufgerufen.