

# AMD RADEON RX Grafikkarten ohne LILU & WhateverGreen nutzen

Beitrag von „Mork vom Ork“ vom 12. November 2017, 01:25

[Zitat von kuckkuck](#)

Nur HDAU wird im IOReg nicht unter PCI0@0/PEG0@1/IOPP/HDAU@0,1 sondern unter PCI0@0/AppleACPIPCI/HDAU@3 gelistet, ich weiß nicht ob das von dir so gewollt ist. Du veränderst also die \_ADR von 0x00 auf 0x0F und injectest das GFX0 Device nicht "in" PEGP sondern "neben" PEGP. Letzteres macht für mich perfectly sinn, aber wieso die Adress-Änderung? Damit GFX0 0x00 sein kann? 🤔

???

lade bitte mal ein IORegExplorer-Ergebnis hier hoch, damit ich mir anschauen kann, wie da was jetzt eingebunden wird.