Erledigt DSDT Connector-Patch

Beitrag von „kuckkuck“ vom 5. November 2017, 16:21

Die Werte bestehen immer aus 16 EinzelWerten. Der erste Wert ist bei dir also:

Code

1. 0x00, 0x04, 0x00, 0x00, 0x04, 0x03, 0x00, 0x00, 0x00, 0x01, 0x00, 0x00, 0x12, 0x04, 0x00, 0x01

Diese Reihenfolge lässt sich zerlegen, wobei jeder teil einen bestimmten Sinn hat.

Die ersten vier Werte sind beschreiben den Typ des Connectors:
0x00, 0x04, 0x00, 0x00 entspricht einem DisplayPort.

Es gibt:

Die nächsten vier sind die ATY,ControlFlags
0x04, 0x03, 0x00, 0x00 entspricht einem Display Port

Es gibt hier wieder einige... Ein paar:

Danach kommen die ATY,Features:
0x00, 0x01, 0x00, 0x00
Aufgesplittet in:

- 0x00 <-- DP port
- 0x01 <-- Internal

Es gibt:

- 0x00 <-- Reihenfolge der Connector Aktivierung: 01 wäre erster aktiver Connector, hier 00???
- 0x00 <-- unknown

Die letzten vier kommen aus dem ROM der GPU:
0x12, 0x04, 0x00, 0x01
Aufgesplittet in:

- 0x12 <-- Transmitter
- 0x04 <-- Encoder
- 0x00 <-- Hotplug ID
- 0x01 <-- Sense ID

Die Werte erhält man wenn man das ROM mit redsock_bios_decoder und redsock_bios_**decode** dekompiliert.
Beispiel für einen Teil der Outputs der beiden:
03 (HOTPLUG ID) [DVI_I]
redsock_bios_decoder :
enc obj 0x1e transmitter 0x10 (TRANSMITTER) dual link 0x0 enc 0x0 (ENCODER)
radeon_bios_decode:
Connector at index 2
Type [@offset 43542]: DVI-I (2)
Encoder [@offset 43546]: INTERNAL_UNIPHY (0x1e)
i2cid [@offset 43696]: 0x95, OSX senseid: 0x6 (SENSE ID)

Daraus lässt sich also insgesamt ein Custom Konstrukt für jeden Port der GPU bilden...